

WYKAZ PUBLIKACJI PRACOWNIKÓW KATEDRY MIKROELEKTRONIKI I TECHNIK INFORMATYCZNYCH

1999 r.

A. KSIĄŻKI (monografie, książki, skrypty) oraz ROZDZIAŁY

1. NAPIERALSKI A. (Editor): „MIXED DESIGN OF INTEGRATED CIRCUITS AND SYSTEMS”, *MIXDES'99, Proceedings of 6th International Conference: "Mixed Design of Integrated Circuits and Systems"*, Kraków, Poland, 17-19 June 1999, (ISBN 83-87202-37-1), 549 pages, A4.

B. ARTYKUŁY W CZASOPISMACH POLSKICH

1. TUROWSKI M., E.Yu, PRZEKWAŚ A., NAKWASKI W., OSIŃSKI M.: "3D Simulation of Thermal Phenomena in Arrays of Vertical-Cavity Surface-Emitting Lasers (VCSELs)", *Electron Technology Journal*, vol. 32, No. 3, pp 221-226, ITE - Institut of Electron Technology, Warszawa 1999, (ISSN 0070-9816), A4.
2. Ali A. ATI, NAPIERALSKI A., NAPIERALSKA M., CIOTA Z.: "A Charge-Sheet Capacitance Model of Small-Geometry MOSFETs for Analog/Digital Applications". *Electron Technology Journal*, vol. 32, No. 3, pp 227-233, ITE - Institut of Electron Technology, Warszawa 1999, (ISSN 0070-9816), A4.
3. NAPIERALSKI A., POŹNIAK T.: "Układy Smart Power - przyszłość energoelektroniki, część druga – układy monolityczne", *Prace Naukowe PŁ ELEKTRONIKA*, Łódź 1999, zeszyt nr 4, ss.19-36 (ISBN-83-87202-82-7),

C. ARTYKUŁY W CZASOPISMACH ZAGRANICZNYCH

1. ANDERS G.J., NAPIERALSKI A., KULESZA Z.: „Calculation of the Internal Thermal Resistance and Ampacity of 3-Core Screened Cables with Fillers”, *IEEE Transactions on Power Delivery*, vol.14, no 3, July 1999, pp. 729-734, (ISSN 0885-8977),
2. ŚLOT K., KOWALSKI J., NAPIERALSKI A., KACPRZAK T.: "Analogue median/average image filter based on cellular neural network paradigm", *Electronics Letters, IEE.*, Wielka Brytania 16th September 1999, Vol. 35, No. 19, pp. 1619-1620 (ISSN0013-5194), A4.
3. JANICKI M., ZUBERT M., NAPIERALSKI A.: „Application of Inverse Problem Algorithms for Integrated Circuit Temperature Estimation”, *Microelectronics Journal*, vol.30, November 1999, pp.1099-1107, A4.

D. REFERATY NA KONFERENCJE POLSKIE

• REFERATY NA KONFERENCJE POLSKIE W JĘZYKU OBCYM

1. ZUBERT M., NAPIERALSKI A.: „RESCUER - The New Method of Partial Differential Equations to Hardware Description Languages Translation”, *XXII KKTOiUE, Proceedings of*

the XXIIInd National Conference on Circuit Theory and Electronic Networks, Warszawa - Stare Jablonki, october 20-23,1999, vol. 1/2, pp.271-286, (ISBN 83-909-593-0-5).

2. ZUBERT M., NAPIERALSKI A., JANICKI M.: „RESCUER - The New and Effective Tool for Multidomain Simulation - Part I: Silicon Micromembrane Modeling”, *XXII KKTOiUE, Proceedings of the XXIIInd National Conference on Circuit Theory and Electronic Networks, Warszawa–Stare Jablonki, october 20-23,1999, vol 1/2,pp.287-292, (ISBN 83-909-593-0-5).*
3. ZUBERT M., NAPIERALSKI A., JANICKI M.: „RESCUER - The New and Effective Tool for Multidomain Simulation - Part II: Electro-chemical Sensor Modeling”, *XXII KKTOiUE, Proceedings of the XXIIInd National Conference on Circuit Theory and Electronic Networks, Warszawa–Stare Jablonki, october 20-23,1999, vol.1/2, pp.293-298,(ISBN 83-909-593-0-5).*
4. ZUBERT M., NAPIERALSKA M., SOBÓW T., LIBERSKI P., GRAMS A.R., NAPIERALSKI A., GRABOWSKI J.: „An Approach to the Microscope Image Classification of Brain Amyloidosis Diseases by Filtering Process of Amyloid Plaque”. *XXII KKTOiUE, Proceedings of the XXIIInd National Conference on Circuit Theory and Electronic Networks, Warszawa -Stare Jablonki, october 20-23, 1999, vol. 2/2, pp.497-502 (ISBN 83-909-593-0-5).*
5. GRECKI M., JABŁOŃSKI G., DĄBROWSKI M.: „Transmission and Reception of Multifrequency R-2 Signals Based on DSP Processors”, *XXII KKTOiUE, Proceedings of the XXIIInd National Conference on Circuit Theory and Electronic Networks, Warszawa – Stare Jablonki, october 20-23, 1999, vol. 2/2, pp.509-514, (ISBN 83-909-593-0-5).*

• **REFERATY NA KONFERENCJE POLSKIE W JĘZYKU POLSKIM**

6. NAPIERALSKI A.: „Kierunki rozwoju mikroelektroniki”, *CCATIE, II Krajowa Konferencja „Metody i systemy komputerowe w badaniach naukowych i projektowaniu inżynierskim”, Kraków, 25-27 października 1999, pp. 27-34.*
7. NAPIERALSKA M., SZAJFLER A., NAPIERALSKI A., PAWELSKI W.: "Koncepcje modelowania tranzystorów IGBT", *CCATIE, II Krajowa Konferencja „Metody i systemy komputerowe w badaniach naukowych i projektowaniu inżynierskim”, Kraków, 25-27 października 1999, pp.45-50.*
8. NAPIERALSKA M., ZUBERT M., NAPIERALSKI A., GRAMS A.R., LIBERSKI P., SOBÓW T., GRABOWSKI J.: „Zastosowanie analizy obrazów do rozpoznawania choroby Alzheimera i innych pokrewnych". *CCATIE, II Krajowa Konferencja „Metody i systemy komputerowe w badaniach naukowych i projektowaniu inżynierskim”, Kraków, 25-27 października 1999, pp.63-67.*
9. CIOTA Z., NAPIERALSKI A.: „Metody szybkiego projektowania układów CMOS pracujących w trybie prądowym", *CCATIE, II Krajowa Konferencja „Metody i systemy*

komputerowe w badaniach naukowych i projektowaniu inżynierskim”, Kraków, 25-27 października 1999, pp.137-142.

10. SZERMER M.: „Projektowanie mikrosystemów krzemowych ze szczególnym uwzględnieniem przetwarzania i transmisji danych”, *CCATIE, II Krajowa Konferencja „Metody i systemy komputerowe w badaniach naukowych i projektowaniu inżynierskim*”, Kraków, 25-27 października 1999, pp.149-154.
11. ŚLUSARCZYK K.: „Projektowanie układów scalonych dla potrzeb telekomunikacji”, *CCATIE, II Krajowa Konferencja „Metody i systemy komputerowe w badaniach naukowych i projektowaniu inżynierskim*”, Kraków, 25-27 października 1999, pp.155-160.
12. ZUBERT M., NAPIERALSKI A., NAPIERALSKA M.: „Nowe podejście do problematyki rozwiązywania zagadnień brzegowych opisujących zjawiska w nowoczesnych strukturach półprzewodnikowych”, *CCATIE, II Krajowa Konferencja „Metody i systemy komputerowe w badaniach naukowych i projektowaniu inżynierskim*”, Kraków, 25-27 października 1999, pp.161-166.
13. DANIEL M.: „Projektowanie mikrosystemów krzemowych ze szczególnym uwzględnieniem zjawisk fizycznych”, *CCATIE, II Krajowa Konferencja „Metody i systemy komputerowe w badaniach naukowych i projektowaniu inżynierskim*”, Kraków, 25-27 października 1999, pp.477-482.
14. ZAWIEJA M.: „Projektowanie parametryzowanych komórek pola magnetycznego w technologii CMOS”, *CCATIE, II Krajowa Konferencja „Metody i systemy komputerowe w badaniach naukowych i projektowaniu inżynierskim*”, Kraków, 25-27 października 1999, pp.483-488.
15. ZUBERT M, NAPIERALSKI A.: „Zastosowanie programu RESCUER do modelowania membrany mikropompy krzemowej”. *CCATIE, II Krajowa Konferencja „Metody i systemy komputerowe w badaniach naukowych i projektowaniu inżynierskim*”, Kraków, 25-27 października 1999, pp.489-492.
16. ZUBERT M, NAPIERALSKI A.: „Zastosowanie programu RESCUER do modelowania zagadnień elektrostatycznych - model elektrostatyczny scalonego mikrozwierciadła obrotowego”, *CCATIE, II Krajowa Konferencja „Metody i systemy komputerowe w badaniach naukowych i projektowaniu inżynierskim*”, Kraków, 25-27 października 1999, pp.493-496.
17. SZYMAŃSKI T.: „Cyfrowy reprogramowalny system do akwizycji, przetwarzania i generacji obrazu”, *CCATIE, II Krajowa Konferencja „Metody i systemy komputerowe w badaniach naukowych i projektowaniu inżynierskim*”, Kraków, 25-27 października 1999, pp.549-554.

E. REFERATY NA KONFERENCJE ZAGRANICZNE

1. JANICKI M., NAPIERALSKI A.: "3D Thermal Simulation of Hybrid Circuits Based on Analytical Solution of Heat Conduction Equation", *CADSM'99, 5th International Conference on The Experience of Designing and Application of CAD Systems in Microelectronics, February 1-6, 1999, Lviv, Ukraine, pp. 11-12, A4.*
2. TUROWSKI M., CHEN Z., PRZEKWAŚ A.: „High-Fidelity and Behavioral Simulation of Air Damping in MEMS”, *MSM'99, International Conference on Modeling and Simulation of Mikrosystems, April 19-21, 1999, San Juan, Puerto Rico, USA, pp.241-244.*
3. SALMAN A.W., NAPIERALSKI A., JABŁOŃSKI G.: „Simulation and Optymization of Variable Capacitance (VC) Micromotors, Using Modified Parallel-Plate Model”, *MSM'99, International Conference on Modeling and Simulation of Mikrosystems, April 19-21, 1999, San Juan, Puerto Rico, USA, pp.609-612.*
4. WÓJCIAK W., TUROWSKI M.: „CAD Utilities for MEMS Design”, *MIXDES'99, Proceedings of 6th International Conference: "Mixed Design of Integrated Circuits and Systems" Kraków, Poland, 17-19 June 1999, pp.99-104, A4.*
5. Ali A. ATI, NAPIERALSKI A., NAPIERALSKA M.: „DMCS: A New Submicron MOSFET Model for Microwind2 PC Design Tool”, *MIXDES'99, Proceedings of 6th International Conference: "Mixed Design of Integrated Circuits and Systems" Kraków, Poland, 17-19 June 1999, pp.183-188, A4.*
6. Ali A. ATI, NAPIERALSKI A., NAPIERALSKA M., CIOTA Z.: „Modeling of Submicron MOSFETs for Low-Voltage, Low-Power IC's”, *MIXDES'99, Proceedings of 6th International Conference: "Mixed Design of Integrated Circuits and Systems" Kraków, Poland, 17-19 June 1999, pp.199-204, A4.*
7. SALMAN A.W., NAPIERALSKI A.: "Theoretical Dynamic Behavior Model to Select Optimal Operational Micromotor", *MIXDES'99, Proceedings of 6th International Conference: "Mixed Design of Integrated Circuits and Systems" Kraków, Poland, 17-19 June 1999, pp.247-252, A4.*
8. TUROWSKI M., PRZEKWAŚ A., VEMURI S., FEDDER G.: „Physical and Behavioral Simulations of Squeeze Film Damping in MEMS”, *MIXDES'99, Proceedings of 6th International Conference: "Mixed Design of Integrated Circuits and Systems" Kraków, Poland, 17-19 June 1999, pp.279-284, A4.*
9. JANICKI M., NAPIERALSKI A., FEDASYUK D., PETROV D.: „Comparison of The Thermal Simulation Results for The Hybrid Circuit Test Structure”, *MIXDES'99, Proceedings of 6th International Conference: "Mixed Design of Integrated Circuits and Systems" Kraków, Poland, 17-19 June 1999, pp.301-303, A4.*
10. JANICKI M., NAPIERALSKI A.: „Considerations on Accuracy of Analytical Thermal Models of Electronic Circuits”, *MIXDES'99, Proceedings of 6th International Conference:*

“Mixed Design of Integrated Circuits and Systems” Kraków, Poland, 17-19 June 1999, pp.305-308, A4.

11. TWORUS K., De MEY G.: „Multiple Expansion for Steady-State Temperature Computations in Integrated Circuits”, *MIXDES'99, Proceedings of 6th International Conference: “Mixed Design of Integrated Circuits and Systems” Kraków, Poland, 17-19 June 1999, pp.313-316, A4.*
12. BAKOWSKI P., CIOTA Z., SAILLARD J.: „Modelling of high-frequency analog integrated circuits”, *MIXDES'99, Proceedings of 6th International Conference: “Mixed Design of Integrated Circuits and Systems” Kraków, Poland, 17-19 June 1999, pp.395-398, A4.*
13. Ali A. ATI, NAPIERALSKI A., NAPIERALSKA M., CIOTA Z.: „A New Compact Physical Submicron MOSFET Model for Circuit Simulation”, *LDS99, The Third International Conference on Low Dimensional Structures and Devices, 15-17 September 1999, Antalya, Turcja, pp. 046, A4.*
14. GEŚIARZ. G. CIOTA Z., NAPIERALSKI A.: „Current-mode approach in high-speed low power A/D converters”, *ECCTD'99, European Conference on Circuit Theory and Design, 29 August –2 September 1999, Stresa, Italy, pp.153-156.*
15. JANICKI M., NAPIERALSKI A.: „Integrated Circuit Temperature Estimation Using QR-RLS Adaptive Algorithm”, *ECS'99, 2nd Electronic Circuits and Systems Conference, September 6-8, 1999, Bratislava, Slovakia, pp.73-76.*
16. JANKOWSKI M., CIOTA Z., NAPIERALSKI A.: “A Clock Feedthrough Reduction for Current Memory Cells”, *IMAPS'99, Proceedings of the XXIII International Conference on the International Microelectronics and Packaging Society Poland Chapter”, September 21-23, 1999, Koszalin/Kołobrzeg, Poland, pp.375-379.*
17. JANICKI M., NAPIERALSKI A.: „New Approach to Electronic Circuit Temperature Monitoring”, *THERMINIC'99, Proceedings of 5th International Workshop on Thermal Investigations of ICs and Microstructures, October 3-6, 1999, Rome, Italy, pp.37-42, A4.*
18. MORENO J.M., MADRENAS J., CABESTANY J., CANTO E., KIEŁBIK R., FAURA J., INSENSER J.M.: „Realization of Self-Repairing and Evolvable Hardware Structures by Means of Implicit Self-Configuration”, *The First NASA/DoD Workshop on Evolvable Hardware, July 19-21,1999, Pasadena, California, pp.182-187.*

F. TŁUMACZENIA, PRZEKŁADY, RECENZJE, INNE (np. udział w redagowaniu czasopism, komunikaty opublikowane)

1. **Rozdział tłumaczył M.JANICKI w:** A.L.KOSZMIDER, M.LUTZ, J.NEDTWIG, H.PROBST: “Praktyczny poradnik – Certyfikat C.E. w zakresie kompatybilności elektromagnetycznej”, 1999 rok, wydaw. WEXA Sp. Z o.o. Warszawa.

**G. PRACE ZNAJDUJĄCE SIĘ NA NOŚNIKACH ELEKTRONICZNYCH (CD,
dyskietki, czasopisma elektroniczne itd.)**

1. JANICKI M., NAPIERALSKI A.: „Estimation of Electronic Circuit Temperature Solving an Inverse Problem”, *Proceedings of 3rd International Conference of Inverse Problems in Engineering, June 13-18, 1999, Port Ludlow, WA USA.*