

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
prof. George Anders		Projekt czyszczenia korporacyjnych baz danych	Marcin Fusiek	IOiSS
prof. George Anders		Zarządzanie ryzykiem czasowym w projekcie informatycznym / The management of temporal risk in the IT Project	Micha Fajkowski	IOiSS
prof. Zygmunt Ciota		Realizacja komputerowego algorytmu beźgradientowej optymalizacji ukadów elektronicznych / Computer algorithm realization of non-gradient optymization of electronic circuits		
prof. Zygmunt Ciota		Realizacja komputerowego algorytmu optymalizacji gradientowej ukadów elektronicznych / Computer algorithm realization of gradient optymization of electronic circuits		
prof. Zygmunt Ciota		Analiza i zastosowanie cyfrowych znaków wodnych w sygnaach akustycznych / Analysis and application of watermarking in audio signals		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Zygmunt Ciota		Banki filtrów w analizie czstotliwociowo-czasowej sygnaów audio / Filter banks in frequency and time domain analysis of audio signals		
prof. Zygmunt Ciota		Cyfrowe znaki wodne w sygnaach video / Watermarking in video signals		
prof. Zygmunt Ciota		Zastosowanie modelu kanau gosowego do badania zaburze sygnau mowy / Application of modeltract in speech malfunction		
prof. Zygmunt Ciota	M. Wojtera	Layout strony DMCS dla urzadzen mobilnych / Layout of DMCS page for mobile devices		
prof. Zygmunt Ciota	M. Wojtera	Layout strony bloków obieralnych dla urzadze mobilnych / Layout of elective blocks for mobile devices		
prof. Zygmunt Ciota	M. Wojtera	Porownanie systemów portalowych Joomla and Liferay / Comparison of Joomla and Liferay portal systems		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Zygmunt Ciota	mgr in. Damian Krzesimowski	Implementacja sprzętowa algorytmów cyfrowego przetwarzania sygnału mowy. / Hardware implementation of digital signal processing algorithms for speech.		
prof. Zygmunt Ciota	mgr in. Damian Krzesimowski	Implementacja sprzętowa algorytmów statystycznego wnioskowania ze zbioru danych / Hardware Implementation of algorithms for statistical inference from the data set		
prof. Zygmunt Ciota	P. Marciniak	Bezprzewodowe monitorowanie stanu pracy komp. PC z wykorzystaniem procesora AVR i Bluetooth / Wireless monitoring of the PC computer with AVR processor and Bluetooth.		
prof. Zygmunt Ciota	mgr in. Zbigniew Kulesza	Rozpoznawanie mowy - implementacja w sprzcie	Wiktor Dziubiski	SMiUP
prof. Zygmunt Ciota		Zastosowanie modeli Markowa do klasyfikacji sygnałów / Application of Markov models in signal classification		
prof. Zygmunt Ciota		Komputerowe algorytmy rozpoznawania pisma odręcznego / Computer algorithms in handwritten recognition		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
prof. Zygmunt Ciota		Sztuczne sieci neuronowe w rozpoznawaniu pisma odrzchnego / Artificial neural networks in handwritten recognition		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Optymalizacja kodu pod wzgldem rozmiaru i wydajności w procesorach ARM / Size and performance code optimisation in for ARM processors		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Realizacja funkcji zwiżanych z bezpieczeństwem pracy w mikrosystemach operacyjnych (uCOS, uCLinux, NetBSD) / Realization of safety functions in operating microsystems (uCOS, uCLinux, NetBSD)		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Sie Zig-Bee o podwyszonej odporności na zakócenia i uszkodzenia / Zig-Bee network with increased noise and damage immunity		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Komunikacja pomiędzy aplikacjami w systemie Windows 2000 i Windows XP, a urządzeniem peryferyjnym z wykorzystaniem portu USB / Communication between applications in Windows 2000 and Windows XP operating systems and peripheral device using USB interface		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Komunikacja pomiędzy aplikacjami w systemie Linux, a urządzeniem peryferyjnym z wykorzystaniem portu USB / Communication between application in Linux operating system and peripheral device using USB interface		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Mikrosystemy operacyjne wykorzystujące procesory ARM (uCOS, uCLinux, NetBSD) / Operating microsystems for ARM processors (uCOS, uCLinux, NetBSD)		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Mikroprocesorowe systemy o ultra małym poborze mocy / Microprocessor systems with ultra small power consumption		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Oscyloskop cyfrowy z interfejsem USB / Digital oscilloscope with USB interface		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Algorytmy sterowania w sterowniku plotera 3D / Control algorithms for 3D plotter		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Mikroprocesorowy system monitorujący (dowolny) proces przemysłowy przez Internet / Internet microprocessor monitoring system of industrial process		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Przetwarzanie sygnałów akustycznych z wykorzystaniem analogowych układów reprogramowalnych / Acoustic signal processing with analog reprogrammable devices		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Zaawansowane algorytmy przetwarzania danych z wykorzystaniem komputerów przemysłowych / Advanced algorithms of data processing using industrial computers		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Zasilacze laboratoryjne ze sterowaniem mikroprocesorowym / Laboratory power supplies with microprocessor control		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Systemy wbudowane z wykorzystaniem procesorów 32-bitowych / Embedded systems with 32-bit processors		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Projektowanie testów wydajnościowych sterowników przemysłowych / Design of performance tests for industrial controllers		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Projektowanie mikrosterowników w PLC / Design of PLC microcontrollers		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Pakiety SCADA - zaawansowane funkcje przetwarzania danych / SCADA packages - advanced data processing functions		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Pakiety SCADA - zaawansowane funkcje komunikacji danych / SCADA packages - advanced communication functions		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Pakiety SCADA - zaawansowane funkcje sterowania procesem przemysłowym / SCADA packages - advanced industrial process control functions		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Pakiety SCADA - zaawansowane funkcje zdalnego dostępu i realizacji zabezpiecze / SCADA packages - advanced remote access and realization of security functions		
prof. Andrzej Napieralski	mgr in. Bartomiej wierz	Sterownik karty sieciowej dla systemu czasu rzeczywistego sCore / Network driver for the sCore real-time operating system		
prof. Andrzej Napieralski	mgr in. Bartomiej wierz	Serwer systemu plików dla mikrojdra sCore Filesystem's server for the sCore mikro- kernel		
prof. Andrzej Napieralski	mgr in. Bartomiej wierz	Implementacja systemu sCore na procesorach Motorola rodziny 68000 / Implementation of the sCore operating system on the 68k architecture		
prof. Andrzej Napieralski	mgr in. Bartomiej wierz	Implementacja serwera stosu TCP/IP dla mikrojdra sCore / Implementation of TCP/IP subsystem for the sCore mikro- kernel		
prof. Andrzej Napieralski	mgr in. Bartomiej wierz	Sterownik karty sieciowej opartej na układzie RTL8139 dla symulatora Bochs / Network driver based on RTL8139 chip for IA-32 architecture emulator		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Bartomiej wierzch	Implementacja jądra Linux jako serwera systemu sCore / Implementation of Linux kernel as the sCore service		
prof. Andrzej Napieralski	mgr in. Bartomiej wierzch	System dozoru jądra Linux zbudowany w oparciu o technologii RTAI / Linux supervision system based on RTAI technology		
prof. Andrzej Napieralski	mgr in. Bartomiej wierzch	Interaktywny wizualizator stanu jądra Linux / Interactive Linux kernel states visualiser		
prof. Andrzej Napieralski	mgr in. Bartomiej wierzch	Implementacja systemu sCore na procesorach rodziny ARM/Xscale / Implementation of the sCore operating system on the Xscale architecture		
prof. Andrzej Napieralski	mgr in. Bartomiej wierzch	Implementacja systemu sCore na procesorach rodziny ColdFire / Implementation of the sCore operating system on the ColdFire architecture		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Wspomaganie sterowania komputerem dla osób niepełnosprawnych / Improving human-computer interaction for handicapped persons.		

Opiekun	Współopiekun	Tytuł	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Zastosowanie procesorów ARM w aplikacjach multimedialnych / Use of ARM processors in multimedia applications	Robert Górnik	SMiUP
prof. Andrzej Napieralski	mgr in. Bartomiej wiercz	Autonomiczny system wykrywający przestępczość internetową / Autonomous Internet's crimes discover system	Katarzyna Kittel	TI
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Realizacja zaawansowanych protokołów komunikacji w układach reprogramowalnych modelowanie w językach HDL Realization of advanced communication protocols in Reprogrammable devices using HDL languages		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Ekstrakcja parametrów modeli termicznych elementów mocy z wykorzystaniem termowizji / Thermovision based extraction of thermal model parameters of power devices		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Kamera cyfrowa z kartą pamięci flash i interfejsem Ethernet / Digital Camera with Flash Memory Card and Ethernet Interface	Mlonka Maciej	UEP

Opiekun	Współopiekun	Tytuł	Dyplomant	Specjalno
prof. Andrzej Napieralski	dr in. Wojciech Zabierowski	Zastosowanie technologii J2EE w budowie aplikacji wspomagającej zarządzanie przedsiębiorstwem / The use of J2EE technology in creating an application support for corporate management	Marcin Trojanowski	IOiSS
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Algorytmy zaawansowanego przetwarzania danych w aplikacjach SCADA / Algorithms of advanced data processing in SCADA applications.		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Sieć Zig-Bee przystosowana do trudnych warunków pracy / Zig-Bee network adapted to difficult working conditions		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Współpraca pakietów SCADA z systemami bazodanowymi / Cooperation of SCADA packages with database systems.		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Pakiety SCADA w przemysłowych aplikacjach czasu rzeczywistego / SCADA packages in industrial real time applications.		

Opiekun	Współopiekun	Tytuł	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	gyroskopy MEMS - algorytmy pozycjonowania ruchomych elementów maszyn / MEMS gyroscope - algorithms for positioning movable elements of machines.	Nowacki Marcin	EiT
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Optymalizacja pracy sterowników przemysłowych w aplikacjach o bardzo krótkich czasach reakcji / Optimisation of industrial controllers work in applications with very short times of reactions.		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Realizacja zaawansowanych protokołów transmisji danych z wykorzystaniem sieci CAN / Realisation of advanced transmission protocols with CAN network.		
prof. Andrzej Napieralski	mgr in. Bartomiej wierz	Zastosowanie języka Time Definition Language do generowania kodu VHDL / Application of Time Definition Language for VHDL codes generator		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Bartomiej wierz	Integracja systemu CMS w środowisku Django z modułem programistycznym TRAC/Integration of Django based CMS with TRACK developer's module	Dawid Romaldowski	TI
prof. Andrzej Napieralski	dr in. Wojciech Zabierowski	Aplikacja wspomagająca pracę przychodni lekarskiej/Application supported the work of medical center	ukasz Stuszek	IOiSS
prof. Andrzej Napieralski	dr in. Wojciech Zabierowski	Wykorzystanie języka Java na przykładzie integratora komunikatorów internetowych/Application Java programming language In example of integrated Internet communicators	Piotr Maluszczyk	TI
prof. Andrzej Napieralski	mgr in. Bartomiej wierz	Moduł QoS dla serwera WWW Apache / QoS module for Apache web server		
prof. Andrzej Napieralski	mgr in. Bartomiej wierz	Programowy emulator procesorów rodziny ARM / Software emulator of ARM architecture		
prof. Andrzej Napieralski	mgr in. Bartomiej wierz	Nowoczesne urządzenie wskazujące sukces do komunikacji człowiek-komputer / Novel devices for human-computer interaction		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Bartomiej wierz	System plików dla systemu Linux przeznaczony dla dużych serwerów wielodostpowych / Linux filesystem for multi-users servers		
prof. Andrzej Napieralski	mgr in. Bartomiej wierz	Projekt procesora rodziny ARM opisany w języku VHDL / Implementation of ARM core in VHDL		
prof. Andrzej Napieralski	mgr in. Bartomiej wierz	Badanie wpływu promieniowania gamma i neutronowego na pracę procesorów / Investigation of radiation influence on microprocessors		
prof. Andrzej Napieralski	mgr in. Bartomiej wierz	Odporny na promieniowanie sprzętowy monitor systemu komputerowego / Radiation tolerant computer systems monitor		
prof. Andrzej Napieralski	mgr in. Bartomiej wierz	Implementacja narzędzia Dtrace w systemie Linux / Implementation of Dtrace tools on the Linux kernel		
prof. Andrzej Napieralski	mgr in. Bartomiej wierz	C++ runtime dla systemu sCore / C++ runtime for sCore kernel		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Bartomiej wierzch	rodowisko do generowania odpornych na bdy maszyn stanowych opisanych w języku VHDL / Development environment for generation fault tolerant state machines described in VHDL		
prof. Andrzej Napieralski	mgr in. Bartomiej wierzch	Dydaktyczny emulator sieci IPv4 i IPv6 / IPv4 and IPv6 emulator for teaching		
prof. Andrzej Napieralski	mgr in. Bartomiej wierzch	Rozproszone rodowisko oparte o technologie WebServices dla języka Python / Distributed Web-Services environment for Python language		
prof. Andrzej Napieralski	mgr in. Bartomiej wierzch	Projekt uniwersalnego wza obliczeniowego opartego na procesorze ARM / Linux filesystem based on relational database management system		
prof. Andrzej Napieralski	mgr in. Bartomiej wierzch	Implementacja jądra sCore na procesorach rodziny PowerPC / Implementation of the sCore operating system on the PowerPC architecture		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Bartomiej wiercz	Monitorowanie poprawności działania procesorów w układach System on Chip / Fault monitor for System on Chip applications		
prof. Andrzej Napieralski	mgr in. Bartomiej wiercz	Internetowy system od przeprowadzania testów / Internet knowledge testing system		
prof. Andrzej Napieralski	dr in. Mariusz Zubert	Charakteryzacja przemiany fazowej drugiego rodzaju związków aromatycznych na podstawie pomiarów impedancji w funkcji temperatury i parametrów stymulujących sygnałów elektrycznych / Investigation of complex conductivity of proton enantiotropic compound		
prof. Andrzej Napieralski	dr in. Wojciech Zabierowski	Aplikacja do przetwarzania obrazów standardu DICOM/Application for processing DICOM standard images	Adam Krawczyk	IOiSS
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Zastosowanie czujników bezdotykowych w elektronice przemysłowej / Application of contactless sensors in industrial electronics		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Sterowniki przemysowe w systemach o podwyszonych wymogach pracy bezpiecznej - stanowisko dydaktyczne / Industrial Controllers in Systems of High Safety Requirements - Training Station	Wilczycki Piotr	UEP
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Wspóczesne zastosowanie technologii lamp elektronowych / Modern Applications of Electron Lamps Technologies	Biaeckci Maciej	UEP
prof. Andrzej Napieralski	dr in. Wojciech Zabierowski	Wykorz.XML jako uniw. jz. komunik.pomidzy aplikacjami wyk.w rónych technol.na przyk.serwisu udostpniajcego rozk.jazdy/XML usage as in univ.lang.in commun. between various technol.appl.usin g the example of an appl.delivering bus timetable	Sebastian Michalak	TI
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Sterowanie kotem parowym z wykorzystaniem sterownika przemysowego PLC / Steam Boiler Control Using Programmable Logic Controller	Sukiennik Bogusaw	UEP

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Mikroprocesorowy system rejestracji trasy pojazdu / Microprocessor System for Recording Vehicle Route	Rybiski Kamil	UEP
prof. Andrzej Napieralski	dr in. Bartosz Sakowicz	Projektowanie aplikacji rozproszonych w oparciu o Oracle Application Server / Distributed applications development based on Oracle Application Server	Tomasz Bk	IFE
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Algorytmy sterowania plotera / Control Algorithms for Ploter	Siwierski Rafa	SMiUP
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Elektroniczny system rozpoznawania czynności wykonywanych przez pacjenta w badaniu Holtera / Electronic Recognition System of Activities Performed by Humans in the Holter Test	Gorgo Micha	SMiUP
prof. Andrzej Napieralski		Projektowanie i implementacja narzędzia do analizy na poziomie systemu i optymalizacji dla systemów wbudowanych / Design and Implementation of a System-Level Analysis and Optimization Tool for Embedded Systems	Kordianowski Adam	IFE Cs

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Leszek Sienkiewicz	Opracowanie programu demonstrującego działanie sieci neuronowych w języku Java / Elaboration of a Java program demonstrating the principles of operation of neural networks		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	System wykrywania przeszkód i jazdy po zadanym torze w pojeździe inspekcyjnym / System of detecting obstacles and the ride along the set path in the inspecting vehicle	Kamierczak Dariusz	EiT
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	System diagnostyczny standardu OBD z wykorzystaniem komputera PC / On-Board Diagnostic System with PC Software	Sobczyk Robert	SMiUP
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	System sterowania i monitorowania pracy oczyszczalni cieków z wykorzystaniem pakietów SCADA / Controlling and Monitoring System for Sewage Treatment Plant Using SCADA Packages	Kamierczak Krzysztof	UEP

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Konrad Przygoda	Platforma sprzętowa wspierająca prototypowanie i rozwój nowoczesnych systemów sterowania / Hardware Platform for Prototyping and Development of Modern Control Systems	Orligóra Karol	UEP
prof. Andrzej Napieralski	mgr in. Bartomiej wiercz	Przetwarzanie języka naturalnego poprzez wykorzystanie protokołu Gadu-Gadu		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Zastosowanie procesorów z rdzeniem ARM w przetwarzaniu plików multimedialnych / Application of Processors with ARM Core in Multimedia File Processing	Szymczak Konrad	SMIUP
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Układy kondycjonowania sygnałów pomiarowych dla sterowników przemysłowych / Industrial controllers conditioning systems for signal measurements	Sebastian Sut	UEP

Opiekun	Współopiekun	Tytuł	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Redundacja w systemach sterowania i wizualizacji procesów przemysłowych na przykładzie pakietu Scada / Redundancy in control and visualisation industrial systems based on SCADA package	Mariusz Jaskóła	TI
prof. Andrzej Napieralski	dr in. Piotr Józef Podsiady	Projekt rozległej, komercyjnej sieci komputerowej wiadczonej usług ISP	Marian Konieczny	S.Teleinf.
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Mikroprocesorowy system sterowania urządzeniami akwariowymi w hodowli ryb / Microprocessor system of controlling aquarium devices in the fish farming		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Rozbudowana centrala alarmowa z procesorem AVR / Enhanced alarm system with AVR processor	Czapiski Piotr	EiT
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	System sterowania silnikami prądu stałego pojazdu inspekcyjnego z napędem na cztery koła / Control system of DC engines of the inspecting vehicle with the four-wheel drive	Jdrzejczak Jakub	EiT

Opiekun	Współopiekun	Tytuł	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Zastosowanie procesorów ARM w przetwarzaniu sygnałów akustycznych / ARM processors in acoustic signals processing		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Zastosowanie procesorów ARM w przetwarzaniu sygnałów pomiarowych / ARM processors in data signals processing		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Transmisja danych z wykorzystaniem sieci ZigBee / Data transmission with ZigBee network		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	System wizualizacji danych z aparatu Holtera / Data visualization system from Holter		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Niskoszumny, wysokorozdzielczy aparat Holtera / Low-noise, high-resolution Holter system		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Monitor aktywności życiowej pacjenta / Monitor of patient life activity		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Precyzyjne, regulowane źródło napięcia sterowane mikrokontrolerem / Precise, regulated voltage source with microcontroller		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Precyzyjne, regulowane ródo prądu sterowane mikrokontrolerem / Precise, regulated current source with microcontroller		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Zastosowanie moduów Peltiera w technice pomiarów termicznych / Peltier modules in the technique of thermal measurements		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Systemy operacyjne czasu rzeczywistego z wykorzystaniem procesorów z rdzeniem ARM / Real time operating systems with ARM core processors		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Systemy operacyjne czasu rzeczywistego z wykorzystaniem procesorów z rdzeniem AVR / Real time operating systems with AVR core processors		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Stabilizator temperatury układu scalonego z wykorzystaniem moduów Peltiera / Temperature stabilizer of the integrated circuit with Peltier modules		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Metody pomiarowe i porównanie wydajności procesorów 8 i 32 bitowych / Measuring methods and comparison of the of 8 and 32-bit processors		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Karta pomiarowa z wykorzystaniem procesorów z rdzeniem ARM / Measuring card with ARM core processor		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Mikroprocesorowy monitor uprawy roślin / Microprocessor monitor of the cultivation of plants	Mikoajczyk Mateusz	EiT
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Optymalizacja parametrów FreeRTOS dla zastosowań przemysłowych / Optimization of FreeRTOS parameters for industrial applications		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Optymalizacja parametrów FreeRTOS w aplikacjach czasu rzeczywistego / Optimization of FreeRTOS parameters for real time applications		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Optymalizacja parametrów FreeRTOS w aplikacjach o niskim poborze mocy / Optimization of FreeRTOS parameters for low power applications		

Opiekun	Współopiekun	Tytuł	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Zastosowanie układow elementów mocy w układzie sterowania rowerem o napędzie elektrycznym / Application of power devices in control system of electric bicycle	Krzysztof egliski	EiT UEP
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Optymalizacja parametrów planisty FreeRTOS w aplikacjach wielowtkowych / Optimization of parameters of the FreeRTOS planner in multitask application		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Optymalizacja parametrów jednostki MPU FreeRTOS w aplikacjach wielowtkowych / Optimization of parameters of the MPU FreeRTOS in multitask application		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Mikroprocesorowy sterownik wielobarwnej tablicy LED / Microprocessor driver of the colourful LED board	Klucznik Bartomiej	EiT
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Mikroprocesorowe urządzenie do kopiowania treści USB PenDrive / Microprocessor device for copying USB PenDrive contents	Owczarek Mateusz	EiT

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Mikroprocesorowe urządzenie do kopiowania treści kart SD / Microprocessor device for copying SD card contents		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Mikroprocesorowy serwer plików z wykorzystaniem karty SD / Microprocessor file server using the SD card		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Mikroprocesorowy serwer plików z wykorzystaniem USB PenDrive / Microprocessor file server using the USB PenDrive		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Mikroprocesorowy monitor parametrów sieci Ethernet w warunkach pracy przemysłowej / Microprocessor monitor of parameters of the Ethernet in industrial conditions	Pierzycki Rafa	
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Czytnik ksiąg elektronicznych / Reader of e-books		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Czytnik ksiąg elektronicznych dla niewidomych / Reader of e-books for blind		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Elektroniczna ramka do zdjęć / Electronic frame of photographs		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Stacja pogodowa z interfejsem transmisji danych do PC / Weather station with data transmission interface to the PC	Karolak Robert	EiT

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Henryk Basiski	Porównanie szybkości i skuteczności algorytmów wykrywania twarzy / Comparative performance analysis of face detection algorithms.		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Optymalizacja obliczeń numerycznych dla 32-bitowych procesorów ARM / Optimization of numeric processing for 32-bit ARM processors		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Mikroprocesorowe systemy pomiaru wielkości fizycznych - dozownik wagowy tensometryczny / Microprocessor systems for measurement of physical quantities - tensometric weight feeder		
prof. Andrzej Napieralski	mgr in. Piotr Krasiski	Programowanie pamięci FLASH mikrokontrolera AVR przez sieć w standardzie IEEE 802.15.4 / Programming of the AVR microcontroller FLASH memory over IEEE 802.15.4 network		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Wydajne algorytmy modulatorów przebiegów w środowisku mikrokontrolerów 8-bitowych / Efficient time pattern modulator algorithms for eight-bit microcontrollers		
prof. Andrzej Napieralski	mgr in. Piotr Krasiski	Bezprzewodowe monitorowanie parametrów pracy podzespołów samochodu oparte na sieci w standardzie IEEE 802.15.4 / Wireless monitoring of car parameters based on IEEE 802.15.4 network		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Nadzorowanie zasilania w systemach mikroprocesorowych - elementy mocy do zarządzania zasilaniem / Power supply management in microprocessor systems - power devices for power supply management		
prof. Andrzej Napieralski	mgr in. Piotr Krasiski	Bezprzewodowy system telemetry dla małych obiektów używanych w motosporcie oparty na sieci IEEE 802.15.4 / Wireless telemetry system for small motorsport locations, based on IEEE 802.15.4 network.		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Zasilacz laboratoryjny ze sterowaniem mikroprocesorowym / Laboratory power supply with microprocessor control	Karos Piotr	EiT
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	32-bitowe procesory ARM w aplikacjach wymagających małego poboru mocy / 32-bit ARM processors in applications requiring small power consumption		
prof. Andrzej Napieralski	mgr in. ukasz Kotynia	Techniki syntezy logicznej układu VLSI z uwzględnieniem strat mocy dla architektury open source / VLSI low power logic synthesis techniques for an open source processor architecture		
prof. Andrzej Napieralski	mgr in. ukasz Kotynia	Porównanie procesu projektowania i syntezy logicznej cyfrowych układów VLSI z poziomu języka SystemC oraz języków opisu sprzętu / Comparizon of Development and Logic Synthesis of digital VLSI designs with SystemC and Hardware Description Languages		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski		Aplikacja do automatycznego tworzenia struktur FRU i SDR dla kontrolerów IPMC dla systemów xTCA / Application for automatic generation of SDR and FRU structures for IPM Controllers in xTCA systems		
prof. Andrzej Napieralski	mgr in. Maciej Makowski	Bezprzewodowy mikroprocesorowy analizator parametrów elektrycznych w liniach elektroenergetycznych niskiego napięcia / Wireless microprocessor analyzer of electric parameters of low voltage power-line.		
prof. Andrzej Napieralski	mgr in. Maciej Makowski	Panel konfiguracyjny www w bezprzewodowym urządzeniu pomiarowym drga / Web based configuration panel of the wireless vibration measurement device		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	R. RITTER	Biblioteka Javy implementująca różne mechanizmy prezentowania wyników dziaa programów (XML, XLS, PDF, strumie wyjciowy) / Java library implementing different application output formatting (XML, XLS, PDF, output stream)		
prof. Andrzej Napieralski	dr in. Piotr Józef Podsiady	Motion Capture Techniques and Implementation in 3D Animation		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Komunikacja w systemach przemysowych wykorzystujących sie Internet / Internet - based communication in industrial systems	Wojtania Tobiasz	EiT
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Opracowanie regu integracji ukadowej systemów mikroprocesorow ych i analogowych ukadów reprogramowalny ch (na wybranym przykadzie) / Design of rules of integration for microprocessor and reprogrammable devices (on chosen example)		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Dynamiczna rekonfiguracja układów SoC na przykładzie... (wybranej rodziny np.. FPSLIC Atmela itp..) / Dynamic reconfiguration of SoC circuits (...FPSLIC, Atmel)		
prof. Andrzej Napieralski	mgr in. Kamil Grabowski	Rejestrator gosu dla systemu identyfikacji mowy z interfejsem Ethernet, dla sieci rozproszonych sensorów biometrycznych. / Voice logger with Ethernet interface for distributed biometrical sensor networks.	Oracz Marcin	EiT
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Pakiety Scada w zastosowaniach inżynierii procesowej / SCADA packages in process engineering	ukasz Rutowicz	UEP
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Oscyloskop cyfrowy z interfejsem graficznym / Digital oscilloscope with graphic interface		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Wizualizacja i sterowanie w systemach przemysłowych czasu rzeczywistego / Visualization and control in real time industrial systems		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Optymalizacja oblicze numerycznych dla procesorów 8-bitowych / Optimization of numeric computations for 8-bit processors		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Cyfrowe kondycjonowanie sygnałów w mikroprocesorowych systemach akwizycji danych / Digital signal conditioning in microprocessor data acquisition systems		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Komunikacja w systemach przemysłowych wykorzystujących sie Internet / Internet - based communication in industrial systems		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Sformułowanie i weryfikacja zasad bezp. w systemach wizualizacji i sterowania z wykorzystaniem Internetu-makieta kolejowa / Formulation and verification of principles of safety in visualisation and control systems utilising Internet-railroad model		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	Bartosz Pkosawski	Bezprzewodowy czujnik parametrów środowiskowych przystosowany do zasilania z źródeł alternatywnych do baterii / Wireless sensor of environment parameters intended for powering from sources alternative to batteries		
prof. Andrzej Napieralski	Bartosz Pkosawski	Interfejs badawczo-pomiarowy dla piezoelektrycznych generatorów energii elektrycznej / Measurement interface for piezoelectric energy harvesters		
prof. Andrzej Napieralski		Programowalna tablica reklamowa wykonana na diodach elektroluminescencyjnych / Programmable billboard based on light-emitting diodes		
prof. Andrzej Napieralski	Bartosz Pkosawski	Ładowarka akumulatorów zasilana z odzyskiwanej energii drga mechanicznych oraz pola elektromagnetycznego / Battery charger powered from harvested mechanical vibration and electromagnetic field energy		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Mostek magistrali Profibus - magistrala CAN (lub Modbus) / Profibus network - CAN (or Modbus) network bridge		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Monitor magistrali Profibus (lub CAN) / Profibus (or CAN) network monitor		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Dopasowanie wysokoimpedancyjnego złącza tunelowego do wejścia wzmacniacza wykonanego w technologii krzemowo-germanowej / Adjusting of high impedance tunnel junction for the input of an amplifier manufactured in silicon-german technology		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Realizacja filtrów cyfrowych za pomocą procesora sygnałowego ADSP-BF533 (procesor Blackfin - Analog Devices) / Digital filter realization with ADSP-BF533 signal processor (Blackfin processor - Analog Devices		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Reguły modyfikacji standardowych obwodów wejścia - wyjścia w sterownikach przemysłowych / Rules of modifications of standard inputs and outputs in industrial controllers		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Zaawansowane algorytmy monitoringu i sterowania z wykorzystaniem sterowników przemysłowych / Advanced algorithms of monitoring and control with industrial controllers		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Implementacja elementów sterowanych mikrokode w układach reprogramowalnych z wykorzystaniem języków HDL / Implementation of microcode controlled elements in reprogrammable devices using HDL languages		
prof. Andrzej Napieralski		Mikroprocesorowy system pomiaru temperatury wraz z aplikacją kontrolującą na komputerze klasy PC / Microprocessor-based temperature measurement system with controlling application on PC computer		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Algorytmy obsługi urządzeń wejścia wyjścia w mikrosystemach operacyjnych (uC OS, uCLinux, NetBSD) / Algorithms for input output processing in operating microsystems (uCOS, uCLinux, NetBSD)		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Optymalizacja kodu źródłowego dla układów reprogramowalnych w zastosowaniach wymagających dużych częstotliwości przełączania - modelowanie w języku HDL / Code optimisation for reprogrammable devices in application requiring high switching frequency - modelling in HDL		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Układy FPGA w aplikacjach współbieżnego i równoległego przetwarzania danych / FPGA devices in concurrent and parallel data processing applications		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Sieć Zig-Bee o podwyższonych parametrach zbliżonych do sieci czasu rzeczywistego / Zig-Bee network with increased parameters close to the real time network		
prof. Andrzej Napieralski	mgr in. Bartomiej Wiercz	Opracowanie C++ runtime dla systemu sCore		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Bartomiej wiercz	Opracowanie wsparcia dla języka C++ przeznaczonego dla sterowników jdra Linux		
prof. Andrzej Napieralski	mgr in. Bartomiej wiercz	rodowisko programistyczne automatyzujące rozwój aplikacji odpornych na bdy w języku C++ / Environment to develop fault tolerant application in C++ language		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	System do mycia instalacji przemysłowych z wykorzystaniem sterowników PLC / PLC system for washing industrial installations	Mezerreg Amin	
prof. Andrzej Napieralski	mgr in. Bartomiej wiercz	Opracowanie algorytmów ochrony przed bdam pojedynczymi systemów wieloprocesorowych / Single fault mitigation techniques for SMP platforms		
prof. Andrzej Napieralski	P. Marciniak	Niskoszumne filtry sygnału EKG do zastosowania w badaniu Holterowskim / Low-noise filters of the ECG signal for Holter		
prof. Andrzej Napieralski	P. Marciniak	System do zapisu sygnału EKG na kartę SD z wykorzystaniem procesora ARM w urządzeniu Holtera / SD card recording system of the ECG signal with ARM processor in the Holter device		

Opiekun	Współopiekun	Tytuł	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Rafa Kotas	Ekstrakcja, analiza i prezentacja podstawowych parametrów sygnału EKG / Extraction, analysis and the presentation of basic parameters of the ECG signal.		
prof. Andrzej Napieralski	mgr in. Rafa Kotas	Aplikacja do prezentacji i przeglądu przebiegu EKG na komputerze PC / Application for the ECG presentation and the inspection on PC computer		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Wizualizacja procesów przemysłowych z wykorzystaniem pakietów SCADA na stronie internetowej / Industrial process visualisation using SCADA packages in	Tomasz Przytua	EIT UEP
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Mikroprocesorowy system sterowania układem jezdycznym pojazdu inspekcyjnego / Microprocessor Based Control Device for Inspection Vehicle Traction System	Lechowski Szymon	EIT
prof. Andrzej Napieralski	mgr in. Bartomiej wiercz	Biblioteka podstawowych elementów cyfrowych odpornych na błąd typu SEU zaimplementowana w języku VHDL.	Tomczak Micha	UiSS

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Prototypowe środowisko edukacyjne z 32-bitowymi mikroprocesorami ARM / Educational prototype environment with 32-bit ARM microprocessors	Mariusz Zakos	EIT- UEP
prof. Andrzej Napieralski	mgr in. Jarosaw Wojciechowski	Micro-kernel dynamic reconfiguration system based on Java language		
prof. Andrzej Napieralski	mgr in. Kamil Grabowski	Rejestrator odcisków palca z interfejsem Ethernet dla sieci rozproszonych sensorów biometrycznych / Fingerprint reader with Ethernet interface for distributed sensor networks	Orowski Bartomiej	EIT
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Procesor dźwięku z wykorzystaniem analogowych układów reprogramowalnych / Sound processor with analog reprogrammable devices	Krzysztof Sikorski	Inf-TI
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Zastosowanie czujników bezdotykowych w systemach elektroniki przemysłowej	Piotr Brya	EIT UEP
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Elektroniczny moduł do pomiaru wybranych parametrów zanieczyszczenia powietrza / Electronic unit for measurement of chosen air pollution parameters	Micha Gobiowski	SMiUP

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Realizacja zaawansowanych protokołów komunikacji szeregowej w układach programowalnych / Realization of advanced communication protocols in programmable devices	Micha Kupisz	SMiUP
prof. Andrzej Napieralski	mgr in. Bartomiej wierz	Modu jądra Linux pozwalający na ograniczanie i rejestrację aktywności użytkowników	Jakub Garszyski	EiT SMiUP
prof. Andrzej Napieralski	dr in. Wojciech Zabierowski	System zarządzania treści. Wykorzystanie technik webowych do nauki gry na gitarze.		
prof. Andrzej Napieralski	dr in. Wojciech Zabierowski	Technologie telefonii internetowej VoIP jako przykład integracji usług biznesowych na przykładzie firmy Philips European Service Center w odzi	Piotr Drzewiecki	TI
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Laboratoryjny zasilacz ze sterowaniem mikroprocesorowym / Laboratory power supply with microprocessor control	Andrzej Kosmowski	UEP
prof. Andrzej Napieralski	dr in. Wojciech Zabierowski	Transmisja obrazu wysokiej rozdzielczości w sieci Internet. Sterownik przechwytywania obrazu z karty Matrox Solios dla systemu Windows.	Mateusz Starzak	TI

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	dr in. Wojciech Zabierowski	Interaktywny kurs MS Excel z wykorzystaniem technologii webowych	Lech Smug	IOiSS
prof. Andrzej Napieralski	dr in. Wojciech Zabierowski	Przemysowe sieci komputerowe - przegląd standardów	Daniel Waszak	PSiO
prof. Andrzej Napieralski	dr in. Wojciech Zabierowski	Zebranie i opis protokou routingu	Wojciech Cielak	TI
prof. Andrzej Napieralski	dr in. Wojciech Zabierowski	Porównanie metod zapisu i kompresji dwiku	Micha Kowacki	TI
prof. Andrzej Napieralski	dr in. Wojciech Zabierowski	Napisanie programu wspomagajacego prowadzenia ksigowosci w małych firmach wykorzystanie technologii webowych	Marcin Urban	Inf _ TI
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	System kompensacji warunków pracy przy pomiarach tensometrycznych / Compensation System of Tensometric Measurements	Tonewicz Tomasz	UEP
prof. Andrzej Napieralski	dr in. Wojciech Zabierowski	Standard Wimax - konkurencja czy wsparcie dla istniejących technologii	Witold wierzyski	TI
prof. Andrzej Napieralski	mgr in. Bartomiej wierz	Adaptation of NetBeans Platform framework for the development of Java Enterprise Edition distributed application	Grzegorz Borkowski	TCs
prof. Andrzej Napieralski	dr in. Wojciech Zabierowski	Zastosowanie technologii webowych na przykadzie portalu Polskiego Zwizku Wdkarskiego	ukasz Jaczewski	TI

Opiekun	Współopiekun	Tytuł	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Metody szacowania i porównanie mocy obliczeniowej sterowników przemysłowych		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Zastosowanie Interfejsu Ethernet i USB w systemach sterowania		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Sterowanie trakcji pojazdu inspekcyjnego		
prof. Andrzej Napieralski	mgr in. Bartomiej Wiercz	System mobilny do zarządzania flotą pojazdów / Mobile device module for vehicle fleet management system		
prof. Andrzej Napieralski	dr in. Piotr Józef Podsiady	Software Testing Automation		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Urządzenie do pomiaru aktywności życiowej pacjenta / System for patient life activity measurement		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Systemy operacyjne wbudowane do zastosowań przemysłowych / Embedded operating systems for industrial applications		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Zastosowania procesorów ARM w przetwarzaniu sygnałów przemysłowych / ARM processors in the industrial signal processing		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Modelowanie termoelektrycznych modułów Peltiera / Modeling of Peltier thermoelectric device		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Regulowana rezystancja termiczna - modelowanie i realizacja praktyczna / Regulated thermal resistance - modeling and realization		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Projektowanie testów wydajnościowych procesorów ARM w trybach 32-bit i Thumb / Design of performance tests for ARM processors in 32-bit and Thumb mode		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Optymalizacja podziału zadań w rozproszonych systemach mikrokontrolerów - przetwarzanie współbieżne danych / Optimization of task partitioning in distributed microcontroller systems - concurrent data processing		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Algorytmy programowe optymalizujące pobór mocy w systemach wykorzystujących mikrokontrolery / Program algorithms optimizing power consumption in microcontroller systems		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Redundacja systemów mikroprocesorowych w sterowaniu procesów przemysowych / Redundacja of microprocessor systems in industrial processes control		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Wspóbiene przetwarzanie danych - aplikacje wieloprocessorowe ARM / Concurrent data processing - multiprocessor applications for ARM		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Wspóbiene a wielowtkowe przetwarzanie danych - wybrane aplikacje sprztowe / Concurrent versus multithreaded data processing - selected hardware applications		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Algorytmy obsugi urzdze wejcia wyjcia w mikrosystemach operacyjnych (uC OS, uCLinux, NetBSD) / Algorithms for input output processing in operating microsystems (uCOS, uCLinux, NetBSD)		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Algorytmy obsługi urządzeń wejścia wyjścia w mikrosystemach operacyjnych (uC OS, uCLinux, NetBSD) / Algorithms for input output processing in operating microsystems (uCOS, uCLinux, NetBSD)		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Serwer plików z wykorzystaniem procesora z rdzeniem ARM / Fileserver with ARM core processor		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	System dostępu z wykorzystaniem procesora z rdzeniem ARM / Access system with ARM core processor		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	System rejestracji czasu pracy z wykorzystaniem procesora z rdzeniem ARM / System of the working time registration with ARM core processor		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Wielobarwna tablica świetlna LED / Colourful light LED board		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Pakiety SCADA w nadrzdnym nadzorze procesów przemysłowych / SCADA packages in the superior supervision of industrial processes		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Pakiety SCADA w wizualizacji procesu technologicznego / SCADA packages in the visualisation of the technological process		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Pakiety SCADA w zarządzaniu bazami danych procesowych / SCADA packages in managing industrial databases		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Sterowniki PLC w sterowaniu systemami z regulacją PID / PLC in control systems with the PID regulation		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Sterowniki PLC w sterowaniu systemami z trybem pracy bezpiecznej / PLC in control systems with the safe mode		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Zastosowanie języka SFC w analizie pracy systemów bezpiecznych / Applying the SFC language in the analysis of safe systems		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Mikroprocesorowy system bezpieczny / Microprocessor safe system		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Metody projektowania bezpiecznych systemów mikroprocesorowych / Methods of designing safe microprocessor systems		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Testy wydajności dla procesorów z rdzeniem ARM / Benchmark tests for processors with the ARM core		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Wykorzystanie systemu operacyjnego FreeRTOS w aplikacji czasu rzeczywistego / FreeRTOS operating system in the real time application		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Wielowtkowe przetwarzanie danych z wykorzystaniem systemu operacyjnego FreeRTOS / Multithread data processing using the FreeRTOS operating system		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Zastosowanie systemu operacyjnego FreeRTOS w aplikacjach przemysłowych / FreeRTOS operating system in industrial applications		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	System operacyjny FreeRTOS w procesorach z rdzeniem ARM i jednostk MPU / FreeRTOS operating system in ARM core processors and the MPU system		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Optymalizacja pracy jednostki MPU w procesorach z rdzeniem ARM / MPU system optimization in ARM core processors		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Optymalizacja pracy planera w systemie operacyjnym FreeRTOS / Scheduler optimization in the FreeRTOS operating system		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	System operacyjny FreeRTOS w procesorach z rdzeniem ARM pozbawionych jednostki MPU / FreeRTOS operating system in ARM core processors deprived of the MPU system		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Zasady priorytetowania zada w systemie operacyjnym FreeRTOS / Tasks priority principles in the FreeRTOS operating system		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Wykorzystanie sytemu operacyjnego FreeRTOS w procesorach 8-bitowych (AVR) / Application with FreeRTOS operating system in 8-bit processors (AVR)		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Procesory z rdzeniem ARM w aplikacjach niskomocowych / ARM core processors in low-power applications		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Optymalizacja zuycia energii w procesorach z rdzeniem ARM / Optimization of the power consumption in ARM core processors		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Pakiet SCADA w wizualizacji i sterowaniu elektrowni wodnej / Visualization and Control of Hydroelectric Power Station Using SCADA Packages	Bezat ukasz	UEP
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Mikroprocesorowy system monitorujcy proces przemyslowy przez internet / Internet Microprocessor Monitoring System of Industrial Process		
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Monitor magistrali CAN / CAN Network Monitor	Jagiea Micha	UEP
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Stacja pogodowa z interfejsem bezprzewodowej transmisji danych / Weather Station with Wireless Data Transmission Interface	Ciepuh Tomasz	UEP
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Rozbudowana centrala alarmowa z procesorem ARM / Enhanced Alarm System with ARM Processor	Krajewski Piotr	SMiUP

Opiekun	Współopiekun	Tytuł	Dyplomant	Specjalno
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Wykorzystanie funkcji graficznych i integracyjnych środowiska iFIX dla urzędów AKPiA / Using of the iFIX Graphic and Integration Functions for the Control and Measurement Equipment	Krystecki Tomasz	UEP
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Sterowniki przemysłowe w systemach o podwyższonych wymogach pracy bezpiecznej / Industrial Controllers in Systems of High Safety Requirements	Skrta Grzegorz	UEP
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Mikroprocesorowy system sterowania układem jezdnym pojazdu inspekcyjnego / Microprocessor Based Control Device for Inspection Vehicle Traction System	Kaczorowski Andrzej	UEP
prof. Andrzej Napieralski	mgr in. Zbigniew Kulesza	Określenie położenia pojazdu inspekcyjnego z wykorzystaniem systemu GPS / Inspection Vehicle Determination of Position using Global Positioning System	Woniak Kamil	UEP
prof. Andrzej Napieralski	mgr in. Konrad Przygoda	System diagnostyczny wzmacniaczy mocy / Diagnostic System for Power Amplifiers	Kos Kacper	UEP

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Sawomir Bek	mgr in. ukasz Starzak	Modelowanie lamp fluorescencyjnych z uwzględnieniem poziomu mocy i zmian temperatury / Modelling of fluorescent lamps considering power level and temperature changes		
dr in. Sawomir Bek	mgr in. ukasz Starzak	Metody pomiaru charakterystyk napięciowo-prądowych przyrządów półprzewodnikowych mocy w zakresie zaporowym / Methods for measurement of reverse voltage-current characteristics of power semiconductor devices		
dr in. Sawomir Bek	mgr in. ukasz Starzak	Zastosowanie środowiska Matlab z pakietem Simulink do analizy elektronicznych przekształtników impulsowych / Application of Matlab with Simulink to analysis of switched mode electronic converters		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Sawomir Bek	mgr in. ukasz Starzak	Mikroprocesorowy system pomiaru charakterystyk przyrzdów półprzewodnikowych mocy w zakresie przewodzenia / Microprocessor system for measurement of power semiconductor device forward characteristics		
dr in. Sawomir Bek	mgr in. ukasz Starzak	Zastosowania transformaty wiertkowej (chirp Z-transform) w elektronice / Application of the chirp Z-transform in electronics		
dr in. Sawomir Bek	mgr in. ukasz Starzak	Przeegl aktualnych rozwiza systemów awaryjnego podtrzymania zasilania (UPS) / Review of current solutions in uninterruptible power supplies		
dr in. Sawomir Bek	mgr in. ukasz Starzak	Impulsowy przekształtnik napięcia staego 12 V na napięcie przemienne 230 V / Switched-mode 12 volts DC to 230 volts AC voltage converter		
dr in. Sawomir Bek	mgr in. ukasz Starzak	Mikrosterownik przemysowy do zastosowa ogólnych / General Purpose Industrial Micro-Controller	Czapnik Rafa	UEP

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Sawomir Bek	mgr in. ukasz Starzak	Eliminacja harmonicznych w przebiegach wyjciowych falowników impulsowych / Suppression of harmonics in switched mode inverter output waveforms		
dr in. Sawomir Bek	mgr in. ukasz Starzak	Cyfrowe sprzenia zwrotne w przekształtnikach elektronicznych / Digital feedback in electronic converters		
dr in. Sawomir Bek	mgr in. ukasz Starzak	Miniaturowy ukad zasilania diod LED z wydzielonymi torami barw RGB / Miniature Power Supply for LEDs with Separate Lines for RGB Colours	Gorazda Sylwester	UEP
dr in. Sawomir Bek	mgr in. ukasz Starzak	Projekt i wykonanie falownika impulsowego o sterowaniu nadnym do celów dydaktycznych / Design and realisation of switched mode inverter with follow-up control for didactic purposes	Marcicznyk Marcin	TiT
dr in. Sawomir Bek	mgr in. ukasz Starzak	Nowoczesne zabezpieczenia polowych tranzystorów mocy / Modern protection devices for power field-effect transistors		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Sawomir Bek	mgr in. ukasz Starzak	Korekcja współczynnika mocy w elektronicznych statecznikach lamp fluorescencyjnych / Power factor correction in fluorescent lamp electronic ballasts		
dr in. Sawomir Bek	mgr in. ukasz Starzak	System mikroprocesorowy do impulsowego pomiaru charakterystyk statycznych przyrządów półprzewodnikowych mocy / Microprocessor system for pulsed measurement of power semiconductor device static characteristics		
dr in. Sawomir Bek	mgr in. ukasz Starzak	Sterownik fazowy prądu przemiennego jako typowa aplikacja triaka / Phase-controlled AC/AC converter as a typical application of the triac		
dr in. Sawomir Bek	mgr in. ukasz Starzak	Układ do pomiaru parametrów dynamicznych i statycznych szybkich diod mocy / Measurement circuit for dynamic and static parameters of fast power diodes		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Sawomir Bek	mgr in. ukasz Starzak	Pakiet funkcji numerycznych do analizy parametrów przyrzdów półprzewodnikowych mocy na podstawie oscylogramów / Numerical function package for analysis of power semiconductor device parameters based on oscilloscope images		
dr in. Sawomir Bek	mgr in. ukasz Starzak	Dobór i projektowanie tłumików przepięcia dla przyrzdów półprzewodnikowych mocy / Selection and design of overvoltage snubbers for power semiconductor devices		
dr in. Sawomir Bek	mgr in. ukasz Starzak	Biblioteka modeli przyrzdów półprzewodnikowych mocy wraz z modułem obsługi dla symulatora DMCS-SPICE / Power semiconductor device model library with a maintenance module for DMCS-SPICE simulator		

Opiekun	Współopiekun	Tytuł	Dyplomant	Specjalno
dr in. Sawomir Bek	mgr in. ukasz Starzak	Projekt i wykonanie wzmacniacza redniej mocy, maej czstotliwoci do zastosowa pomiarowych / Design and prototyping of a middle power, low frequency amplifier for measurement applications		
dr in. Sawomir Bek	mgr in. ukasz Starzak	Bibl. funkcji do przetw. wynikow pom. uk. przeksztatn. z implementacj w progr. Scilab ze szczegolnym uwzgl. metod czstotl. / Function library for proces. of converter measur.data implemented in Scilab with special emphasis on frequency domain...		
dr in. Sawomir Bek	mgr in. ukasz Starzak	Implementacja algorytmu transformaty wiergotowej (chirp Z-transform) w mikroprocesorze. /Microprocessor implementation of achirp Z-transform algorithm		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Sawomir Bek	mgr in. ukasz Starzak	Zaburzenia powodowane przez szybkie przeczenie przyrz. p6prz.mocy i przeciwdziaanie ich propagacji w obw.druk./ Disturbances caused by fast switching of power semicond.device s and counteractions against their propagation in print.circuit boards		
dr in. Sawomir Bek		Zabezpieczenia w elektronicznych ukadach napdu prdu staego	Piotr Cieluch	EiT in.
dr in. Sawomir Bek	mgr in. ukasz Starzak	Konstrukcja i modelowanie jednostopniowyc h korektor6w wsp.mocy dla elektronicznych statecznik6w lamp fluorescencyjnync h/Prototyping and modelling of single-stage power factor correctors for fluorescent lamp electronic ballasts		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Sawomir Bek	mgr in. ukasz Starzak	Stanowisko laboratoryjne do pomiaru parametrów dynamicznych i statycznych diod szybkich wraz z oprogramowaniem do przetwarzania danych / Laboratory stand for measurement of dynamic and static parameters of fast diodes with data processing software		
dr in. Sawomir Bek	mgr in. ukasz Starzak	Czasowe i czstotliwociowe metody identyfikacji czstotliwoci sygnaów / Time domain and frequency domain-based methods for signal frequency identification		
dr in. Sawomir Bek	mgr in. ukasz Starzak	Kompensacja współczynnika mocy w elektronicznych statecznikach lamp fluorescencyjnych / Power factor correction in fluorescent lamp electronic ballasts		
dr in. Sawomir Bek	mgr in. ukasz Starzak	Aspekty dydaktyczne sterownika fazowego prdu przemiennego / Educational aspects of the phase-controlled AC/AC converter		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Sawomir Bek	mgr in. ukasz Starzak	Nie pewno pomiaru w cyfrowych systemach pomiarowych wielkoci elektrycznych / Measurement uncertainty in digital measurement systems for electrical quantities		
dr in. Sawomir Bek		Metody pomiaru momentu obrotowego silnikow	Krzysztof Lewandowski	EiT
dr in. Sawomir Bek	dr in. Marek Kamiski	Symulator elektrotermiczny na potrzeby laboratorium popyrzewodnikow ym przyrzdzow mocy	Micha Bogacz	EiT
dr in. Sawomir Bek		Wielokwadrantowe przekszatniki prdu staego	Wiktor Puska	EiT
dr in. Sawomir Bek		Ukady pomiaru prdkoci ktowej	Tomasz Szostak	EiT
dr in. Sawomir Bek		Ukady zasilania rezerwowego i bezprzerwowego urzdze elektronicznych	Grzegorz Kurkiewicz	EiT
dr in. Sawomir Bek		Bezporednie przemienniki czstotliwoci (cyklokonwertory)	Piotr Kapsa	EiT
dr in. Sawomir Bek		Wspópraca równolega przyrzdzow popyrzewodnikow ych mocy	Arkadiusz Frszczak	EiT
dr in. Sawomir Bek	mgr in. ukasz Starzak	Metody pomiaru harmonicznych prdu w wietle norm kompatybilnoci elektromagnetycznej (EMC)	Ireneusz Petera	Teleinf.

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Sawomir Bek		Zasilacze z pasywn i aktywna korekcja współczynnika mocy	Piotr Kabaciski	EiT
dr in. Sawomir Bek	dr in. Adam Olszewski	System klasy ERP automatyzujący i optymalizujący procesy biznesowe	Sebastian Cierlak	EiT
dr in. Sawomir Bek		Pomiar prdkoci obrotowej i momentu obrotowego silników	Waldemar But	EiT
dr in. Sawomir Bek		Falowniki napicia z przyrzdami przewodnikowymi mocy w peni sterowanymi	Marcin Kociemba	ST
dr in. Sawomir Bek		Ukady sterujce przekszatników prdu przemiennego z wykorzystaniem nowoczesnych metod modulacji	Sawomir Jówiak	EU
dr in. Sawomir Bek	mgr in. ukasz Starzak	Pomiar sprawności energetycznej impulsowych ukadów przekszatnikowych / Measurement of efficiency of switched mode converters		
dr in. Sawomir Bek	mgr in. ukasz Starzak	Korekcja współczynnika mocy w warunkach odkształcenia sieci zasilającej / Power factor correction under distorted mains		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Sawomir Bek	mgr in. ukasz Starzak	Optymalizacja algorytmu sterowania grupowego dla oporowego elementu grzejnego o duzej bezwadnoci cieplnej / Optimization of control algorithm for a resistive heating device with large thermal inertia		
dr in. Sawomir Bek	mgr in. ukasz Starzak	Pomiar charakterystyk czstotliwosciowych blokow funkcjonalnych impulsowych przetwornic prdu staego / Measurement of frequency characteristics of functional blocks of switched mode DC/DC converters		
dr in. Sawomir Bek	mgr in. ukasz Starzak	Fluktuacje (jitter) sygnau impulsowego jako metoda redukcji zaburze elektromagn. w uk. impulsowych / Pulse wave jitter as a method for electromagnetic disturbance reduction in switched mode circuits		
dr in. Sawomir Bek	mgr in. ukasz Starzak	Moduly zasilania monitora i monitoringu dla zintegrowanego bezprzerwowego zasilacza komputerowego / Display supply and monitoring modules for a PC integrated uninterruptible power supply		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Sawomir Bek	mgr in. ukasz Starzak	Aktywne filtry przewodzonych zaburzeń elektromagnetycznych powstających w przekształtnikach impulsowych / Active filters for conducted electromagnetic disturbance originating in switched mode power converters		
dr in. Sawomir Bek	mgr in. ukasz Starzak	Pomiar parametrów sygnałów elektr. w przekształtnikach elektron. z wykorzyst. transformaty wiertkowej (chirp Z-transform) / Measurement of electric signal parameters in electronic converters using the chirp Z-transform		
dr in. Sawomir Bek	mgr in. ukasz Starzak	Generacja zaburzeń przy przełączaniu przyrządów półprzewodnikowych mocy i sposoby ich minimalizacji u źródła / Disturbance generation during switching of power semiconductor devices and techniques of their minimisation at source		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Sawomir Bek	mgr in. ukasz Starzak	Kondensatory jako filtry wyjciowe redniej i wysokiej czstotliwoci w impulsowych przetwornicach prdu staego / Capacitors as middle and high-frequency output filters in switched mode DC/DC converters		
dr in. Sawomir Bek	mgr in. ukasz Starzak	Elementy bierne stosowane w redukcji przewodzonych zaburze elektromagnetycznych w przekszatnikach impulsowych / Passive components used in reduction of conducted electromagnetic disturbances in switched mode power converters		
dr in. Sawomir Bek	mgr in. ukasz Starzak	Ukad do pomiaru adunku bramki tranzystorów mocy metod ataku prdowego / Circuit for power transistor gate charge measurement	Olszewska Edyta	EiT
dr in. Sawomir Bek	mgr in. ukasz Starzak	Elektroniczne stateczniki lamp fluorescencyjnych z funkcj ciemniania / Dimmable electronic ballasts for fluorescent lamps		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Sawomir Bek	mgr in. ukasz Starzak	Projekt i realizacja elektronicznego układu do pomiaru momentu obrotowego silnika / Design and prototyping of a motor torque electronic measurement system		
dr in. Sawomir Bek	mgr in. ukasz Starzak	Metody korekcji współczynnika mocy zespołów kompaktowych lamp fluorescencyjnych / Methods of power factor correction for sets of compact fluorescent lamps		
dr in. Mariusz Grecki		Software for Distributed Control System		
dr in. Mariusz Grecki		Database for Distributed Control System		
dr in. Mariusz Grecki	dr in. Dariusz Makowski	Software implementation of mechanisms improving the reliability of FPGA and CPLD systems in the radioactive environment	Marek Rudnicki	TCs (IFE)
dr in. Mariusz Grecki	mgr in. Bogusaw Kosda	XML based configuration management	Piotr Przybylak	TCs (IFE)
dr in. Grzegorz Jaboski		Śledzenie ruchu w sekwencjach obrazów wizyjnych / Tracking of movement in video sequences		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Grzegorz Jaboski	mgr in. Adam Piotrowski	Analiza oraz wizualizacja grafów przepływu sterowania z użyciem kompilatora GCC / Analysis and Visualization of Control Flow Graphs for GCC Compiler		
dr in. Grzegorz Jaboski	mgr in. Adam Piotrowski	Analiza oraz wizualizacja procesu optymalizacji kodu źródłowego z użyciem kompilatora GCC / Analysis and Visualization of Source Code Optimization Process Applied by GCC Compiler.		
dr in. Grzegorz Jaboski		Graficzny postprocesor dla trójwymiarowego symulatora termicznego / The Graphic Post-Processor for a Three-Dimensional Thermal Simulator		
dr in. Grzegorz Jaboski		Automatyczna generacja niestrukturalnej siatki do celów symulacji przyrządów półprzewodnikowych / Automatic Generation of Non-structural Mesh for Semiconductor Devices Simulation		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Grzegorz Jaboski	mgr in. Adam Piotrowski	Oprogramowanie do projektowania i uruchamiania graficznego interfejsu użytkownika dla systemu DOOCS oparte na języku skryptowym Python / Toolkit to design and execute graphical user interface for DOOCS system based on Python script language		
dr in. Grzegorz Jaboski		Program do wizualizacji zjawisk zachodzących w przyrządach półprzewodnikowych / Computer Program for Visualisation of Phenomena in Semiconductor Devices		
dr in. Grzegorz Jaboski		Emulator mikrokomputera do celów skróconego uruchamiania programów w środowisku GNU gdb / Microprocessor Emulator for Cross-debugging in GNU gdb Environment		
dr in. Grzegorz Jaboski		Implementacja interfejsu PCIe w układzie programowalnym / Implementation of PCIe Interface in A Programmable Circuit		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Grzegorz Jaboski		Algorytmy rozmieszczania i czenia elementów w układach scalonych / Algorithms for placement and routing in integrated circuits		
dr in. Grzegorz Jaboski	mgr in. Damian Krzesimowski	Półautonomiczny latający modułony dla mobilnego systemu monitoringu / Semi-autonomous Flying Carrier Unit for Mobile Monitoring System	Balcerzak Bartosz	SMiUP
dr in. Grzegorz Jaboski	mgr in. Damian Krzesimowski	Moduł transmisji obrazu i sygnałów sterujących dla mobilnego systemu monitoringu / Unit for Transmission of Image and Steering Signals for Mobile Monitoring System	Kacperski Marcin	SMiUP
dr in. Grzegorz Jaboski	mgr in. ukasz Starzak	Zastosowanie pakietów oprogramowania GSS i Ngspice w dydaktyce przyrządów półprzewodnikowych mocy / Application of GSS and Ngspice software in teaching of power semiconductor devices		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Grzegorz Jaboski	mgr in. Adam Piotrowski	Zintegrowane środowisko uruchomieniowe aplikacji wykorzystujących trójargumentowy kod pośredni / Integrated execution environment for application utilizing tree-address code		
dr in. Grzegorz Jaboski	mgr in. Adam Piotrowski	Zastosowanie standardu CORBA w systemach diagnostyki i sterowania akceleratorów liniowych / Application of CORBA standard in diagnostics and control systems for linear particle accelerators		
dr in. Grzegorz Jaboski		Komputerowy program dydaktyczny do nauczania arytmetyki komputerowej / Educational program for teaching of computer arithmetic		
dr in. Grzegorz Jaboski	mgr in. ukasz Starzak	Sterowanie ogrzewaniem elektrycznym przez interfejs Ethernet / Control of Electric Heating Through Ethernet Interface	Skokowski Robert	
dr in. Grzegorz Jaboski	mgr in. ukasz Starzak	Rozpoznawanie przebiegu krzywych na obrazach ekranu oscyloskopu / Tracing curves on oscilloscope screen photographs		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Grzegorz Jaboski	mgr in. ukasz Starzak	Przyrzd do pomiaru parametrów cewek indukcyjnych / Measurement device for induction coil parameters		
dr in. Grzegorz Jaboski	mgr in. ukasz Starzak	Sterownik tablicy wietlnej z interfejsem Ethernet / LED display driver with Ethernet interface		
dr in. Grzegorz Jaboski		Implementacja protokou TCP w ukadzie Xilinx Virtex 5 / Implementation of TCP protocol in Xilinx Virtex 5 FPGA		
dr in. Grzegorz Jaboski	dr in. Dariusz Makowski	The distributed system synthesizing radiation tolerant digital circuits	Sawomir Piechaczyk	EiT - IFE
dr in. Grzegorz Jaboski	mgr in. ukasz Starzak	rodowisko wspierajce identyfikacj parametrów modeli przyrzdów półprzewodnikow ych / Environment for support of power semiconductor device model parameter identification		
dr in. Grzegorz Jaboski	mgr in. ukasz Starzak	Automatyczna identyfikacja wielu krzywych na obrazach z analogowego charakterografu przyrzdów półprzewodnikow ych / Automatic identification of multiple curves in images from analogue semiconductor device curve tracer		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Grzegorz Jaboski		Program do numerycznego rozwiązywania nieliniowych zagadnień przepływu ciepła / Program for numerical solution of non-linear heat transfer problems		
dr in. Grzegorz Jaboski	mgr in. ukasz Starzak	Urządzenie do pomiaru charakterystyk przyrządów półprzewodnikowych w zakresie dużych napięć i małych prądów / Measurement system for characteristics of semiconductor devices in the high voltage and low current range		
dr in. Marcin Janicki	mgr in. Sawomir Kb	Wieloplatformowy generator siatki dla numerycznego symulatora zjawisk cieplnych / Cross-Platform mesh generator for Numerical Simulator of Thermal Phenomena		
dr in. Marcin Janicki	mgr in. Sawomir Kb	Wieloplatformowy postprocesor graficzny dla numerycznego symulatora zjawisk cieplnych / Cross-Platform Graphical Postprocessor for Numerical Simulator of Thermal Phenomena		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Marcin Janicki	mgr in. Sawomir Kb	Wieloplatformowy preprocesor graficzny dla numer. symulatora zjawisk cieplnych / Cross-Platform Graphical Preprocessor for Numerical Simulator of Thermal Phenomena		
dr in. Marcin Janicki	mgr in. Sawomir Kb	Wieloplatformowy solver dla numerycznego symulatora zjawisk cieplnych / Cross-Platform Solver for Numerical Simulator of Thermal Phenomena		
dr in. Marcin Janicki	mgr in. ukasz Starzak	Modelowanie diod mocy Schottky'ego z wgluka krzemu / Modelling of silicon carbide power Schottky diodes		
dr in. Mariusz Jankowski		Scalone prdowe i napiciowe ukady konwersji poziomów logicznych w technologii CMOS / CMOS Current- and voltage-based logic level conversion circuits		
dr in. Mariusz Jankowski		Scalone wzmacniacze operacyjne w peni ronicowe w technologii CMOS / CMOS integrated fully-differential operational amplifiers		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Mariusz Jankowski		Scalony filtr analogowy pracujcy z czasem dyskretnym w technologii CMOS / CMOS integrated discrete-time analog filter		
dr in. Mariusz Jankowski		Scalone ukady wytwarzania i konwersji napi w technologii CMOS / CMOS integrated voltage-generation and conversion units		
dr in. Mariusz Jankowski		Scalone wzmacniacze operacyjne typu rail-to-rail w technologii CMOS / CMOS integrated rail-to-rail operational amplifiers		
dr in. Mariusz Jankowski		Scalone szybkie wzmacniacze operacyjne w technologii CMOS / CMOS integrated fast operational amplifiers		
dr in. Mariusz Jankowski		Scalone precyzyjne róda napicia odniesienia w technologii CMOS / CMOS integrated precise reference voltage sources		
dr in. Mariusz Jankowski		Scalone precyzyjne róda prdu odniesienia w technologii CMOS / CMOS integrated precise reference current sources		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Mariusz Jankowski		Scalone szybkie i precyzyjne komparatory napicia w technologii CMOS / CMOS integrated fast and precise voltage comparators		
dr in. Mariusz Jankowski		Scalone szybkie i precyzyjne komparatory prdu w technologii CMOS / CMOS integrated fast and precise current comparators		
dr in. Mariusz Jankowski		Scalone precyzyjne zwierciada prdowe w technologii CMOS / CMOS integrated precise current mirrors		
dr in. Mariusz Jankowski		Scalona pompa adunkowa wraz z generatorem sterujcym w technologii CMOS / CMOS integrated charge-pump with driving-signal generator		
dr in. Mariusz Jankowski		Skompensowany termicznie scalony ukad wzorca prdu odniesienia w technologii CMOS / CMOS integrated thermally-compensated reference-current circuit		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Mariusz Jankowski		Scalony modulator Sigma-Delta pracujcy z czasem dyskretnym w technologii CMOS / CMOS integrated discrete-time Sigma-Delta modulator		
dr in. Mariusz Jankowski		Scalony przetwornik napiecie-prd i prd-napiecie w technologii CMOS / CMOS integrated voltage-current and current-voltage converter		
dr in. Mariusz Jankowski		Scalony przetwornik analogowo-cyfrowy w technologii CMOS / CMOS integrated analog-digital converter		
dr in. Mariusz Jankowski		Scalony przetwornik cyfrowo-analogowy w technologii CMOS / CMOS integrated digital-analog converter		
dr in. Mariusz Jankowski		Scalone nisko- i wysokonapiciowe stopnie wyjciowe mocy w technologii CMOS / Low- and high- voltage integrated CMOS output buffers		
dr in. Mariusz Jankowski		Scalony filtr analogowy pracujcy z czasem cigym w technologii CMOS / CMOS integrated continuous-time analog filter		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Mariusz Jankowski		Ukad zdalnego zarz.osprztem sieci teleinf. z interfejsem Ethernet (wczanie, wyczanie, reset, kontrola dziaania)/ Device for remote control and suprevision of local-area network hardware (on, off, reset, service availability control)		
dr in. Marek Kamiski		Zastosowanie sieci neuronowych jako metody drenia danych w hurtowni danych/ Application of neural networks in data mining	Kowalczyk Tomasz	SMIUP
dr in. Marek Kamiski		Klasyfikacyjne metody drenia danych w nowoczesnej hurtowni danych czasu rzeczywistego/ Classification data exploration methods in modern real-time data warehouse		
dr in. Marek Kamiski		Zastosowanie drzew decyzyjnych jako metody drenia danych w hurtowni danych/ Application of decision trees in data mining		
dr in. Marek Kamiski		Zastosowanie algorytmów genetycznych w dreniu danych/ Application of genetic algorithms in data mining		

Opiekun	Współopiekun	Tytuł	Dyplomant	Specjalno
dr in. Marek Kamiski		Internetowy symulator zjawisk termicznych / Web based simulator thermal phenomena		
dr in. Marek Kamiski		Symulacja zjawisk związanych z kompatybilności elektromagnetyczną układu scalonego na podstawie jego topografii / Simulation of EMC phenomena in VLSI circuit based on their layout		
dr in. Marek Kamiski		Symulator nieliniowych zjawisk termicznych / Simulator of nonlinear thermal phenomena		
dr in. Marek Kamiski		Zastosowanie tranzystora CoolMOS w układach elektroniki przemysłowej / Application of CoolMOS transistor in power electronic circuits		
dr in. Marek Kamiski		Wyszukiwanie reguł asocjacyjnych w nowoczesnej hurtowni danych czasu rzeczywistego / Association data exploration methods in modern real-time data warehouse		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Marek Kamiski		Uniwersalny kontroler do obsługi formularza edycji wykonany w technologii spring 3 / Universal form Controller written in Spring 3	Kucharski ukasz	TI
dr in. Marek Kamiski		Uniwersalny kontroler do obsługi panelu menu wykonany w technologii spring 3 / Universal menu Controller written in Spring 3	yso Micha	TI
dr in. Marek Kamiski		Porównanie framework'u Spring w wersji 3 do wersji 2.5 na przykładzie aplikacji internetowej do zarządzania bibliotek zdjęć / Comparison between Spring framework version 3 and 2.5 based on Internet picture gallery application	Olborski Micha	TI
dr in. Marek Kamiski		Uniwersalny kontroler do obsługi stron wyszukiwania i prezentacji danych wykonany w technologii spring 3 / Universal search and presentation Controller written in Spring 3	Nowicki ukasz Jan	TI

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Marek Kamiski		Segmentacyjne metody drenia danych w nowoczesnej hurtowni danych czasu rzeczywistego/Segmentation data exploration methods in modern real-time data warehouse		
dr in. Rafa Kiebig		Sterowanie automatycznym procesem partycjonowania z poziomu opisu systemu cyfrowego w języku VHDL / Automatic partitioning control at the level of VHDL description		
dr in. Rafa Kiebig		Optymalizacja dynamicznej implementacji systemów cyfrowych poprzez powielanie instrukcji współbieżnych / Optimization of dynamic implementations of digital systems by means of concurrent statement duplicating		
dr in. Rafa Kiebig		Partycjonowanie struktur hierarchicznych opisanych w języku VHDL pod ktem układów dynamicznie rekonfigurowalnych / Partitioning of hierarchical VHDL descriptions of structures to be implemented in dynamically reconfigurable devices		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Rafa Kiebig		Programowa realizacja funkcji matematycznych w FPGA / Software Implementation of Mathematical Functions in FPGAs	Grabowski Kamil	UiSS
dr in. Rafa Kiebig		Partycjonowanie opisu systemów cyfrowych w języku VHDL na podstawie niezależnej syntezy poszczególnych instrukcji wspólnych / Partitioning of digital systems based on independent synthesis of concurrent statements of VHDL description	Wojsaw Rysiewski	SMIUP
dr in. Rafa Kiebig		Graficzny interfejs użytkownika dla dedykowanego symulatora sprzętowego / Graphic user interface for dedicated hardware simulator		
dr in. Rafa Kiebig		Behawioralny symulator sekwencyjnych elementów cyfrowych opisanych w języku C++ / Behavioural simulator of digital sequential elements described in C++		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Rafa Kiebig		Trójwymiarowa wizualizacja komputerowa ruchu czstek w pynie / 3D computer visualisation of particle movement in fluid		
dr in. Rafa Kiebig		Optymalizacja systemów cyfrowych opartych o dynamicznie rekonfigurowalne ukady FPGA / Optimization of digital systems based on dynamically reconfigurable FPGAs		
dr in. Rafa Kiebig	mgr in. Przemysaw Nowak	Internetowy portal wspierajcy zarzdzanie zastpstwami na zajciach dydaktycznych / A web application supporting teacher substitution management		
dr in. Dariusz Makowski	mgr in. Adam Piotrowski	Sprztowy emulator pamici statycznej z moliwoci wstrzykiwania bdów / Hardware emulator of static random access memory with soft errors generation feature		
dr in. Dariusz Makowski	mgr in. Bartomiej wiercz	Analizator sieci LAN z procesorem ARM pracujcy pod kontrol systemu RTEMS / LAN network analyzer with ARM processor and RTEMS operating system		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Dariusz Makowski	mgr in. Bartomiej wierz	Sprztowy modu szyfrujcy dla sieci Ethernet w standardzie IPSEC / Hardware encoding module for Ethernet network in IPSEC standard		
dr in. Dariusz Makowski		System akwizycji danych z procesorem ARM / Data acquisition system with ARM processor		
dr in. Dariusz Makowski	mgr in. Bartomiej wierz	rodowisko konfiguracyjne dla systemu operacyjnego RTEMS / Configuration environment for RTEMS operating system		
dr in. Dariusz Makowski		Zastosowanie ukadów FPGA do realizacji transmisji danych przez interfejs PCIe/ Application of FPGA devices for data transmission using PCIe interface		
dr in. Dariusz Makowski	mgr in. Adam Piotrowski	System monitorujcy procesy technologiczne z moduem GSM/ Monitoring system of manufacturing processes with GSM module		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Dariusz Makowski		Zastosowanie procesora PowerPC jako ukadu Root Complex dla interfejsu PCIe (cz sprztowa) / Application of powerPC processor as a Root Complex for PCIe interface (hardware)		
dr in. Dariusz Makowski	mgr in. Adam Piotrowski	Zastosowanie procesora PowerPC jako ukadu Root Complex dla interfejsu PCIe (oprogramowanie) / Application of PowerPC processor as a Root Complex for PCIe interface (software)		
dr in. Dariusz Makowski	mgr in. Bartomiej wierz	Kamera cyfrowa z interfejsem Ethernet 10/100 / Digital camera with 10/100 Ethernet interface		
dr in. Dariusz Makowski	mgr in. Bartomiej wierz	Komputer pokadowy z procesorem ARM przeznaczony dla samochodów osobowych / On-board computer with ARM processor dedicated for cars		
dr in. Dariusz Makowski	mgr in. Adam Piotrowski	Monitor sieci bezprzewodowej Wi-Fi z procesorem ARM pracujcy pod kontrol systemu RTEMS / Wireless network monitor with ARM processor and RTEMS operating system		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Dariusz Makowski	mgr in. Bartomiej wiercz	Monitor sieci GSM / GSM network monitor		
dr in. Dariusz Makowski	mgr in. Bartomiej wiercz	Monitor sieci LAN z procesorem ARM pracujący pod kontrol systemu RTEMS / LAN network monitor with ARM processor and RTEMS operating system		
dr in. Dariusz Makowski	mgr in. Adam Piotrowski	Multimedialny komputer wyposażony w procesor ARM pracujący pod kontrol systemu Linux / Multimedia computer equipped with ARM processor working under Linux operating system		
dr in. Dariusz Makowski		Cyfrowy rejestrator sygnałów analogowych z procesorem ARM / Digital Analogue Signals Recorder with ARM Processor		
dr in. Dariusz Makowski		Aplikacja graficzna do zarządzania systemami sterowania zgodnymi ze standardem ATCA / Graphical Application for ATCA-Based Control System Management		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Dariusz Makowski		Analiza zuycia energii w systemach mobilnych z procesorami ARM / Analysis on Energy Consumption in Mobile Systems with ARM Processors		
dr in. Dariusz Makowski		Implementacja metod umol. obnienie zuycia energii na poziomie jdra syst. operacyjnego w systemach mobilnych / Implementation of Methods for Power Consumption Reduction on Operating System Kernel Level		
dr in. Dariusz Makowski		Cyfrowy rejestrator obrazu z procesorem ARM i interfejsem Ethernet / Digital Video Recorder with ARM Procesor and Ethernet Interface		
dr in. Dariusz Makowski		Mobilny odtwarzacz multimedialny z procesorem ARM / Mobile Multimedia Player with ARM Processor		
dr in. Dariusz Makowski		Analizator protokoów I2C, SPI, MDIO, RS232, USB / I2C, SPI, MDIO, RS232 and USB Protocols Analyser		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Dariusz Makowski		Rejestrator zuycia energii elektrycznej z procesorem ARM / Recorder of Power Consumption with ARM Processor		
dr in. Dariusz Makowski		Oscyloskop cyfrowy z wywietlaczem LCD i interfejsem USB / Digital Oscilloscope with LCD Display and USB Interface		
dr in. Dariusz Makowski		Oscyloskop cyfrowy z wywietlaczem LCD i interfejsem Ethernet / Digital Oscilloscope with LCD Display and Ethernet Interface		
dr in. Dariusz Makowski		Cyfrowy rejestrator obrazu z procesorem ARM i interfejsem USB 2.0 / Digital Video Recorder with ARM Processor and USB 2.0 Interface		
dr in. Dariusz Makowski		Aplikacja do zarzdzania i aktualizacji oprogramowania inteligentnego sterownika IPMC / Application for Managing and Upgrading Firmware of Intelligent Platform Management Controllers		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Dariusz Makowski		Generator obrazów testowych z interfejsem HDMI / Test Video Signal Pattern Generator with HDMI Interface		
dr in. Dariusz Makowski		Stanowisko testowe do pomiaru i analizy zużycia energii w systemach wbudowanych / Teststand for Measurement and Analysis of Energy Consumption in Embedded Systems		
dr in. Dariusz Makowski	mgr in. Adam Piotrowski	System nadzorujący pracę urządzeń domowych z procesorem ARM / Supervisory system for home devices with ARM processor	Dzionek Pawe	SMIUP
dr in. Dariusz Makowski		Moduł akwizycji danych z ultraszybkimi przetwornikami ADC i układem FPGA / Data Acquisition Module with Ultrafast ADC and FPGA Circuits	Mielczarek Aleksander	SMIUP
dr in. Dariusz Makowski		Pyta prototypowa ATCA do aktualizacji oprogramowania dla systemu LLRF / ATCA Carrier Board for Firmware Upgrade for LLRF System	Balcerzak ukasz	SMIUP
dr in. Dariusz Makowski		Kamera cyfrowa z interfejsem Ethernet / Digital Camera with Ethernet Interface	Krupiski Micha	SMIUP

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Dariusz Makowski		Analizator stanów logicznych z procesorem ARM / Logic Analyser with ARM Procesor		
dr in. Dariusz Makowski		System inteligentnego zarządzania urządzeniami (IMPC) dla standardu ATCA/ Intelligent platform management system (IPMC) for ATCA standard		
dr in. Dariusz Makowski		Generator obrazów testowych z interfejsem DVI / Test Video Signal Pattern Generator with DVI Interface		
dr in. Dariusz Makowski	mgr in. Pawe Prdki	Analizator czasu rzeczywistego protokou IPMI (Intelligent Platform Management Interface) / Real-time Protocol Analyzer Software for the Intelligent Platform Management Interface		
dr in. Witold Marada	dr in. Maciej Piotrowicz	Edukacyjna witryna dotyczca zagadnie fotowoltaiki / Educational WWW service on photovoltaics		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Witold Marada		Analiza semantyczna tekstów i efektów dźwiękowych w utworach muzycznych / Cognitive Semantics of Lyrics and Audio Features in Songs	Kocłga Kamil	IFE Cs
dr in. Witold Marada	dr in. Grzegorz Jaboski	Interfejs www dla systemu fotowoltaicznego / WWW service for photovoltaic system	Marcin Górecki	TI
dr in. Witold Marada		Komputerowy system przetwarzania ankiet / Computer-based processing of questionnaires		
dr in. Witold Marada	dr in. Adam Olszewski	Program do analizy oświetlenia stanowisk systemów fotowoltaicznych / Insolation analysis software for photovoltaic system locations		
dr in. Witold Marada	dr in. Maciej Piotrowicz	Analiza zjawisk w autonomicznych systemach fotowoltaicznych / Study of phenomena in autonomous photovoltaic systems		
dr in. Witold Marada	dr in. Maciej Piotrowicz	Badanie jakości energii z falowników dla systemów fotowoltaicznych / Energy quality issues in inverters for photovoltaic systems		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Witold Marada		Implementacja systemu zarządzania treści zgodnie z wymaganiami certyfikatu ECTS Label dla Politechniki ódzkiej / Content Management System Implementation in Accordance to ECTS Label Certificate Requirements for Technical University of Lodz		
dr in. Witold Marada		Internetowy system monitorowania warunków pracy instalacji fotowoltaicznych / Web-Based System for Operational Conditions Monitoring in Photovoltaic Installations		
dr in. Witold Marada		System lokalizacji wewnątrzbudynkowej wspomagający inwentaryzacj / In-Building Localization System with Stocktaking Support		
dr in. Witold Marada		Konstrukcja i sterowanie wirujących wyświetlaczy LED / Design and Control of Rotating LED Displays		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Witold Marada		System zarządzania i projektowania obrazów dla wirujących wyświetlaczy LED z uyciem technologii mobilnych / Management and Image Design System for Rotating LED Displays with Mobile Technologies		
dr in. Witold Marada		Proces samouczenia si jako metoda wspomagajca algorytmyheurystyczne, na przyk. rozw. caek nieoznaczonych / The Process of Self-learning as a Support Method for Heuristic Algorithms, Introd. by Indefinite Calculuts		
dr in. Witold Marada		Projektowanie systemów fótowoltaicznych z krótkoterminowym magazynowaniem energii / Design of Photovoltaic Systems with Short-term Energy Storage		
dr in. Witold Marada		System sterowania owietleniem pomieszcze z kompensacją braków owietlenia naturalnego / Lighting control System with Natural Light Deficiencies Compensation	Wawrzyczak Jakub	IFE TCs

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Witold Marada		Zarzdanie systemem sterowania i monitoringu urzdze przez Internet / Monitoring and management of devices over the Internet		
dr in. Witold Marada	dr in. Dariusz Makowski	Skaner charakterystyki oswietlenia nieba	A.Godlewski, P.Wróblewski	EiT
dr in. Witold Marada	dr in. Maciej Piotrowicz	Analiza wpywu rozrzutu parametrów uytkowych ogniwo oraz zjawisk dynamicznych w systemach fotowoltaicznych / Study of the influence of dynamic phenomena and module's parameters distribution in photovoltaic systems		
dr in. Magorzata Napieralska		Ewolucja technologii mikroelektronicznych po generacji przyrzdów CMOS / Evolutionary Advances Beyond CMOS	Pawlikiewicz Maciej	TCs
dr in. Magorzata Napieralska		Modyfikacje technologiczne struktury MOS do zastosowa w nanoelektronice / The Technological MOS Structure Modification Dedicated to Nanoelectronics	Paczyska Beata	TCs

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Magorzata Napieralska		Przyrządy półprzewodnikowe w nowych technologiach dla zastosowań elektroniki w ekstremalnych temperaturach / Semiconductor devices for high temperature electronics		
dr in. Magorzata Napieralska		Modelowanie przyrządów półprzewodnikowych z węgla krzemu / Modeling of silicon carbide devices		
dr in. Magorzata Napieralska	mgr in. Wojciech Sankowski	Automatyczne testowanie programów lokalizujących tęczówki i powieki w zdjęciu oka / Automatic testing of programs performing iris and eyelids localization in eye image		
dr in. Magorzata Napieralska	mgr in. Wojciech Sankowski	Szybkie algorytmy lokalizacji tęczówki dla potrzeb systemu rozpoznawania osób / Fast iris localization algorithms dedicated for persons recognition system		
dr in. Magorzata Napieralska		Interaktywne nauczanie podstaw tworzenia baz danych / The interactive teaching of database design		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Magorzata Napieralska		Przyrządy półprzewodnikowe w nowych technologiach dla zastosowań elektroniki w ekstremalnych temperaturach / The semiconductor devices dedicated to application in new technologies	Jaboska Joanna	UiSS
dr in. Mariusz Orlikowski		Implementacja komunikatora internetowego jako domofonu/videofonu / Instant Messenger as intecom/videophone		
dr in. Mariusz Orlikowski		Programowanie w mieszanych środowiskach w rozproszonych systemach obiektowych - porównanie i przykłady implementacji / Heterogeneous programming in scattered object-oriented systems - review and implementation examples		
dr in. Mariusz Orlikowski		Mikroprocesory system monitorowania i przesyłania danych za pomocą krótkich wiadomości tekstowych w telefonii GSM	Marek Kuzniarek	EiT
dr in. Mariusz Orlikowski		Przemysłowe systemy pomiarowe z możliwością zdalnej transmisji danych	Jarosław Chodorowski	EiT
dr in. Mariusz Orlikowski		Internet w pracy inżyniera elektronika	Robert Banasik	EiT

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Mariusz Orlikowski		Projekt portalu konferencyjnego na przykladzie mixdes.org	Szymon Borowski	TI
dr in. Mariusz Orlikowski		Zastosowanie wzorca projektowego Model-View-Controller w aplikacji internetowej w jzyku PHP5	Piotr Zalewski	Inf
dr in. Piotr Pietrzak		System gromadzenia energii ze róde odnawialnych rónego typu / Energy Accumulation System for Renewable Energy Sources of Different Types	Tomczak ukasz	UEP
dr in. Piotr Pietrzak		Aplikacja odczytu, gromadzenia i óbróbki danych pomiarowych z miernika energii elektrycznej i cieplnej / Application for reading, collection and processing measurement data from electrical and thermal energy meter		
dr in. Piotr Pietrzak		Aplikacja sterujca prac pojazdu inspekcyjnego / Application for inspection vehicle control		
dr in. Piotr Pietrzak		Implementacja filtru Kalmana w ukadzie FPGA / Implementation of Kalman filter in FPGA devices		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Piotr Pietrzak		ródo prdowe ze sterowaniem mikroprocesorow ym / Microprocessor controlled current source		
dr in. Piotr Pietrzak		Karta pomiarowa z jednoczesnym próbkowaniem sygnaów, z interfejsem USB/Ethernet / Measurement card with simultaneous sampling in all channels with USB/Ethernet interface		
dr in. Piotr Pietrzak		Wykorzystanie ukadów FPGA w realizacji filtrów adaptacyjnych / FPGA circuits in development of adaptive filters		
dr in. Piotr Pietrzak		Ukad synchronizacji procesu próbkowania wykorzystujcy wizk wiata laserowego / Sampling synchronization circuit utilizing laser beam		
dr in. Piotr Pietrzak		Realizacja rozproszonego systemu pomiaru drga z wykorzystaniem ukadów FPGA / Realization of vibration measurement distributed system based on FPGA devices		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Piotr Pietrzak	Maciej Makowski	Bezprzewodowy modu pomiaru drga duych mäszyñ wirujcych / Wireless Module for Measurement of Large Rotating Machine Vibrations		
dr in. Piotr Pietrzak		Opracowanie metody generacji i automatycznej regulacji sygnau sterujcego wzbudnikiem drga / Elaboration of Signal Generation and Self-Adjustment for Vibration Exciter Control	Litwiniak Radosaw	SMIUP
dr in. Piotr Pietrzak		Sterowanie matryc LED z wykorzystaniem sygnau VGA / LED Matrix Control with Utilization of VGA Signal	Pilarski Grzegorz	SMIUP
dr in. Piotr Pietrzak		Analiza parametrów wzmacniacza klasy D duej mocy do zastosowa w urzdzeniach przenoñych / Analysis of D-class High Power Amplifier Parameters Applicable for Mobile Devices	Szrot Piotr	UEP

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Piotr Pietrzak		Odnawialne róda energii w zasilaniu znaków drogowych wykorzystujcych diody elektroluminescencyjne / Renewable energy sources in supply of road signs using light emitting diodes		
dr in. Piotr Pietrzak		Mikroprocesorowy system sterowania matryc LED ze zdaln aktualizacji / Microprocessor based control system for LED matrix with remote content update	Czapliski Wojciech	EiT
dr in. Piotr Pietrzak		Ukad zdalnej synchronizacji procesu próbkowania sygnau wykorzystujcy cyfrowy pti fazow / Circuit for remote synchronization of signal sampling using the phase-locked loop		
dr in. Piotr Pietrzak	mgr in. Maciej Makowski	Bezprzewodowa transmisja strumieniowa WiFi w systemie wbudowanym opartym na mikrokontrolerze AVR32 / Wireless stream transmission over WiFi in embedded system based on AVR32 microcontroller.		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Piotr Pietrzak	mgr in. Maciej Makowski	Programowanie pamięci flash w mikrokontrolerze ARM7 (Atmel) przez Ethernet / ARM7 (Atmel) microcontroller flash memory programming over Ethernet.		
dr in. Piotr Pietrzak	mgr in. Maciej Makowski	Programowanie pamięci flash w mikrokontrolerze AVR32 przez Ethernet. / AVR32 microcontroller flash memory programming over Ethernet.		
dr in. Maciej Piotrowicz		Internetowy serwis do wizualizacji bilansu energetycznego w systemach fotowoltaicznych / Web-Based Service for Energy Flow Visualization in Photovoltaic Systems		
dr in. Maciej Piotrowicz	dr in. Witold Marada	Portal internetowy Laboratorium Energii Sonecznej Katedry Mikroelektroniki i Technik Informatycznych / Web portal for Solar Energy Laboratory at the Department of Microelectronics and Computer Science		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Maciej Piotrowicz		System prezentacji danych z wykorzystaniem matryc diodowych LED / Data Presentation System Based on LED Matrix Display	Skalski Bartosz	IFE
dr in. Maciej Piotrowicz		System pomiaru temperatury modułów fotowoltaicznych / Measurement System of Solar Panel Temperature		
dr in. Maciej Piotrowicz		Sterowanie zdalne z pomiarem poboru energii / Remote Control with Energy Consumption Measurement		
dr in. Maciej Piotrowicz		Optymalizacja zużycia energii w autonomicznych systemach wbudowanych / Energy usage optimisation in autonomous embedded systems		
dr in. Maciej Piotrowicz		Systemy informacji wizualnej / Visual information systems		
dr in. Tomasz Poniak		Przekształtniki quasi-rezonansowe / Quasi-resonant converters		
dr in. Tomasz Poniak		Wzmacniacz mocy do sterowania piezoelektrycznych elementów wykonawczych / Power Amplifier for Control of Piezoelectric Actuators		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Tomasz Poniak		Modele generyczne do szybkiej symulacji układów impulsowych mocy / Generic Models for Fast Modelling of PWM Converters		
dr in. Tomasz Poniak		Modelowanie układów sterowania stosowanych w przetwornicach i układach Smart Power / Modelling of voltage and current programmed control of smart power converters		
dr in. Tomasz Poniak		Przekształtniki rezonansowe z polowymi tranzystorami mocy / Resonant converters with VDMOS transistors		
dr in. Tomasz Poniak		Aktywny korektor współczynnika mocy (PFC) do zasilacza impulsowego o mocy do 250 W	Berkowski Wojciech	EiT
dr in. Tomasz Poniak		Sterowany programowo przekształtnik AC/DC do obsługi elektrochemicznych źródeł energii	Micha Kurowski	EIT UEP
dr in. Adrian Romiski		Układ cyfrowego przetwarzania sygnału radiowego, implementacja scalona / Digital signal processing for radio frequency signals, ASIC implementation		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Adrian Romiski		Monolityczne kontrolery impulsowych układów mocy, modelowanie oraz implementacja w technologii CMOS / Monolithic controllers of switching power converters, modelling and CMOS implementation		
dr in. Adrian Romiski		Programowalna matryca układów z przeczanymi prądami, implementacja scalona / Programmable matrix of switching currents circuits, ASIC implementation		
dr in. Adrian Romiski		Metodologia projektowania i testowania zabezpieczeń elektrostatycznych ESD / Design and test methodology for ESD protection circuits		
dr in. Adrian Romiski		Muzyczne wzmacniacze lampowe, tranzystorowe i cyfrowe porównanie parametrów i próba emulacji z użyciem cyfrowego przetwarzania sygnału / Vacuum tube lamp, transistor and digital sound amplifiers parameter comparison and emulation with DSP		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Adrian Romiski		Implementacja skanowania brzegowego (JTAG) dla wybranych ukadów cyfrowych. Próba automatyzacji i systematyzacji dla wybranych technologii scalonych / JTAG implementation for selected digital circuits. Attempt for design automatization.		
dr in. Adrian Romiski		Realizacja testowych ukadów logicznych do współpracy z analizatorem stanów logicznych / Digital test circuit for joint operation with a logic analyzer.		
dr in. Adrian Romiski		Opracowanie kodu w języku Verilog prostego modelu procesora oraz jego testów / Verilog code elaboration for a simple CPU and its testbench.		
dr in. Adrian Romiski		Wykorzystanie odpowiedników programu MATLAB w kosymulacji systemów elektronicznych / MATLAB equivalent software in electronic system co-simulation		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Bartosz Sakowicz		System rozpoznawania pisma na kopertach / Envelopes hand writing recognition system		
dr in. Bartosz Sakowicz		System rekrutacyjny oparty o technologii Java 2 Enterprise Edition / Recruitment system based on Java 2 Enterprise Edition platform		
dr in. Bartosz Sakowicz		Wyborczy system internetowy / Internet-based electoral system		
dr in. Bartosz Sakowicz		Integracja usug za pomoc koporacyjnej magistrali danych (ESB) / Services integration based on Enterprise Service Bus (ESB)		
dr in. Bartosz Sakowicz		Metody zwikszania niezawodnoci aplikacji opartych o architektur SOA / SOA-based applications reliability improvements methods		
dr in. Bartosz Sakowicz		Tworzenie serwisów dla urzdze mobilnych opartych o architektur SOA / SOA-based services for mobile devices development		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Bartosz Sakowicz		System rozpatrywania wniosków o wydanie kart kredytowych / Credit-card applications decision system		
dr in. Bartosz Sakowicz		System zarządzania klientami (CRM) dedykowany dla potrzeb sektora telekom. / Consumer relationship management system (CRM) dedicated for telecommunication sector		
dr in. Bartosz Sakowicz		Komputerowy model systemu dystrybucji energii elektrycznej / Computer model of energy distribution system		
dr in. Bartosz Sakowicz		System publikowania i rozstrzygania przetargów wykonany na platformie J2EE / Publishing and decisioning bidding system based on J2EE platform		
dr in. Bartosz Sakowicz		Przechowywanie dokumentów XML w relacyjnych bazach danych / XML documents storage methods in relational databases		
dr in. Bartosz Sakowicz		Zastosowania systemów agentowych / Agent-based systems applications		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Bartosz Sakowicz		Zintegrowany system kadrowo-pacowy / Integrated human resources - financial system		
dr in. Bartosz Sakowicz		Problemy optymalizacji i pozycjonowania dokumentów w Internecie / Documents optimization and Internet positioning problems		
dr in. Bartosz Sakowicz		Metody projektowania systemów typu Business Intelligence / Design methods of Business Intelligence systems		
dr in. Bartosz Sakowicz		Metody optymalizacji zapyta w hurtowniach danych / Queries optimization methods in data warehouses		
dr in. Bartosz Sakowicz		System informatyczny dla firmy ubezpieczeniowej / Information system for insurance company		
dr in. Bartosz Sakowicz		Wybrane aspekty bankowości elektronicznej / Chosen aspect of Internet banking		
dr in. Bartosz Sakowicz		Metody modelowania procesów biznesowych / Business processes modeling methods		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Bartosz Sakowicz		System inwentarzowy / Inventory system		
dr in. Bartosz Sakowicz		Metody i problemy wyszukiwania informacji w Internecie / Methods and problems of searching for information in Internet		
dr in. Bartosz Sakowicz		System CRM dla małych i średnich przedsiębiorstw / CRM system for small and medium enterprises		
dr in. Bartosz Sakowicz		System informatyczny dla celów wspomagania procesu negocjacji biznesowych / Business negotiations supporting system		
dr in. Bartosz Sakowicz		System informowania o zdarzeniach / Events informing system		
dr in. Bartosz Sakowicz		System wizualizacji danych pomiarowych / Measurement data visualization system		
dr in. Bartosz Sakowicz		Metody promocji firmy w Internecie / Company promotion methods in Internet		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Bartosz Sakowicz		Metody zabezpieczania serwisów internetowych / Securing methods of Internet services		
dr in. Bartosz Sakowicz		Internetowy generator kwestionariuszy z modułem statystyk / Web-based questionnaires generator with statistics module		
dr in. Bartosz Sakowicz		Uniwersalny biuletyn informacji publicznej / Universal public information bulletin		
dr in. Bartosz Sakowicz	mgr in. Sawomir Kb	Metody oraz korzyści związane ze zwiększeniem dostępności i użyteczności stron internetowych / Methods and Advantages of Accessibility and Usability Enhancement of Web Pages		
dr in. Bartosz Sakowicz	mgr in. Sawomir Kb	Zastosowanie Java Data Mining w analizach finansowych / Application of Java Data Mining in Financial Analyses		
dr in. Bartosz Sakowicz	mgr in. Sawomir Kb	Wykorzystanie pakietu Dokeos do wspierania nauczania w uczelni wyższej / Use of Dokeos Suite to Support of University Teaching Courses		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Bartosz Sakowicz	mgr in. Sawomir Kb	Technologie Web 2.0 w aplikacji wspierającej organizację targów pracy / Internet Application with Web 2.0 Features to Support Organization of Job Fair		
dr in. Bartosz Sakowicz		Metody zwiększania wydajności aplikacji webowych / Web applications performance improvements methods		
dr in. Bartosz Sakowicz		System wspomagający planowanie i zarządzanie czasem i kosztem projektów wykonany w oparciu o platform Java EE / System Supporting Planning and Management of Time and Cost of Projects Based on Java EE Platform	Kubicz Szymon	
dr in. Bartosz Sakowicz		System zarządzania magazynem oparty na architekturze chmury bazujący na szkieletie aplikacyjnym Ruby on Rails / Warehouse Management System in Ruby on Rails Framework on Cloud Computing Architecture	Durski Kamil	SMiUP

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Bartosz Sakowicz		Przegląd metod i zastosowania podpisu cyfrowego / Electronic Signature Methods and its Application Overview	Szyszkza Krzysztof	
dr in. Bartosz Sakowicz		Platforma ankietowa wykonana w technologii Java EE / Survey platform based on Java EE platform		
dr in. Bartosz Sakowicz		System prezenterski wykonany w technologii FLEX/Flash / Presentation system made with Flex / Flash		
dr in. Bartosz Sakowicz		Wykorzystanie szkieletu aplikacyjnego Volantis do tworzenia stron internetowych przeznaczonych na urządzenia mobilne / Use a Volantis framework to create websites for mobile devices		
dr in. Bartosz Sakowicz		Algorytm łedzenia ruchu plamki wskanika laserowego poruszającej si w obszarze zadanego ksztatu / Algorithm for tracking moving laser spot in the desired shape		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Bartosz Sakowicz		Zastosowanie technologii JavaFX do budowy bogatych interfejsów uytkownika / JavaFX technology application for building rich user interfaces		
dr in. Bartosz Sakowicz		Tworzenie efektów 3D przy zastosowaniu technologii FLEX / Creating 3D effects using FLEX technology		
dr in. Bartosz Sakowicz		Szyfrowany komunikator gosowy / Encrypted voice messaging		
dr in. Bartosz Sakowicz		Opracowanie rozproszonego narzdzia badajcego wydajno serwisów internetowych / Development of a distributed tool for websites performance measurement		
dr in. Bartosz Sakowicz		Opracowanie wizualnego symulatora wybranych reakcji chemicznych / Development of visual simulation tool of selected chemical reactions		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Bartosz Sakowicz		Opracowanie aplikacji umoliwiajcej zdalny dostp do komputera znajdujcego si za zapor sieciow / Application development allowing for remote access to a computer behind a firewall		
dr in. Bartosz Sakowicz		Zagadnienia pozycjonowania i dostpnoci stron internetowych w techn. Flash, statycznych i hybrydowych - analiza porównawcza / Search Engine Optimiz. & Accessibility Issues in Static, Flash and Hybrid Web Design - Comparable Analysis	Zaska - Nguyen Kaja	IFE Cs
dr in. Bartosz Sakowicz		Problemy projektowania aplikacji opartych o architektur SEDA na przykadzie giedy papierów wartociowych / The Aspects of Designing Software Applications Based on the SEDA Architecture on the Example of Stock Exchange Simulation	ywno Wojciech	IFE Cs

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Bartosz Sakowicz		Uniwersalny system wspomagający rekrutację w przedsiębiorstwie oparty na platformie Java EE / Universal Recruitment Supporting System for the Company Based on Java EE Platform	Pitkowski Mateusz	TI
dr in. Bartosz Sakowicz		System zarządzania procesem produkcji w przedsiębiorstwie oparty na technologii Java EE / Company Manufacturing Process Management System Based on Java EE Technology		
dr in. Bartosz Sakowicz	mgr in. Piotr Mazur	Integracja warstw usług na przykładzie modułowej aplikacji w oparciu o technologii OSGi / Integration of service layers in a modular application basing on OSGi technology		
dr in. Bartosz Sakowicz	mgr in. Piotr Mazur	Zastosowanie Korporacyjnej Magistrali Danych w celu wymiany informacji pomiędzy systemami biznesowymi / Enterprise Service Bus as a means of exchanging information in business environments		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Bartosz Sakowicz	mgr in. Piotr Mazur	Rozproszony system monitorowania stanu serwerów w oparciu o platform J2EE / Distributed server monitoring system based on J2EE platform		
dr in. Bartosz Sakowicz	mgr in. Piotr Mazur	Zastosowanie technologii Adobe Flex oraz strumieniowania danych w celu budowania aplikacji typu RIA / Adobe Flex and data streaming as a means for building Rich Internet Applications		
dr in. Bartosz Sakowicz	mgr in. Przemyslaw Nowak	Firewall dla systemów operacyjnych Microsoft Windows / Firewall for the Microsoft Windows operating systems		
dr in. Bartosz Sakowicz	mgr in. Piotr Mazur	Biblioteka generowania dynamicznych wykresów danych w oparciu o technologii SVG oraz bibliotek jQuery / Dynamic SVG graphing library using jQuery framework		
dr in. Bartosz Sakowicz		Serwis spoecznociowy wykonany w oparciu o wzorzec projektowy HMVC / Social networking site based on HMVC design pattern	Sachrajda Marcin	TI

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Bartosz Sakowicz		System zarządzania hurtowni oparty o technologie JavaEE/Flex / Warehouse management system based on JavaEE / Flex technologies	Potyralski Damian	TI
dr in. Bartosz Sakowicz		Tworzenie serwisów dla urzdze mobilnych opartych o architektury SOA / SOA – Based Services for Mobile Devices Development	wikliski Mateusz	IFE Inf. Cs
dr in. Przemysaw Skalski		Wspóczesne kodery i dekodery danych multimedialnych / Modern codecs used in multimedia systems	Tomasz Sta	PSiO
dr in. Przemysaw Skalski		Realizacja wideo domofonu w oparciu o architektury ARM / ARM Based Intercom	Ratajczyk Marcin	UEP
dr in. Przemysaw Skalski		Transmisja sygnau wideo przez sie ethernet / Video Signal Transmission Via Ethernet Network	Olszewski Grzegorz	UEP
dr in. Przemysaw Skalski		Szyfrowanie rozmów w sieci gsm / Voice encryption in GSM network		
dr in. Przemysaw Skalski		Szyfrowanie wiadomoci w sieci gsm / Data encryption in GSM network		

Opiekun	Współopiekun	Tytuł	Dyplomant	Specjalno
dr in. Przemysaw Skalski		Wzmacniacz mocy dla elementów piezoelektrycznych wykorzystywanych w stroiku czstotliwoci wnk rezonansowych / Power amplifier dedicated for piezoelectric stack used for fast frequency cavity tuners		
dr in. Przemysaw Skalski		System pozwalający na zmian trybu pracy elementów piezoelektrycznych / Switching mode board for piezoelectric devices		
dr in. Przemysaw Skalski		Algorytmy sterujące dla stroików czstotliwoci wnk rezonansowych / Control algorithms for fast frequency cavity tuners		
dr in. Przemysaw Skalski		Elementy piezoelektryczne i ich zastosowanie / Piezoelectric stack and their application		
dr in. Przemysaw Skalski		Implementacja algorytmów sterowania stroikami w układach FPGA / FPGA implementation of control algorithms dedicated for fast frequency tuners		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Przemysaw Skalski		Matryca pola magnetycznego do sterowania ferrofluidu z wykorzystaniem portu USB (2 osoby) / Magnetic Field Matrix for ferrofluid control based on USB interface (2 persons)		
dr in. Przemysaw Skalski		Zastosowania i implementacje standardu VoIP / Application and implementation of VoIP standard		
dr in. Przemysaw Skalski		Telefonia internetowa a tradycyjna / Internet telephony versus PSTN	Wojda Pawe	Adm.sieciami komp.
dr in. Przemysaw Skalski		System do detekcji przesunięcia częstotliwości rezonansowej piezoelementów / System for detection of resonance shift of piezoelectric stacks		
dr in. Przemysaw Skalski		Elementy aktywne i czujniki wykorzystujące materiały o zmiennych parametrach fizycznych / Smart materials as actuators and sensors - modern application		
dr in. Przemysaw Skalski		Kontroler obrazu z wykorzystaniem standardu Bluetooth 2.0 / Remote screen controller based on Bluetooth 2.0		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Przemysaw Skalski		Zastosowania inteligentnych materiaów / Application of smart materials		
dr in. Przemysaw Skalski		Akustyczne drgania w nadprzewodzcyc h wnkach rezonansowych / Microphonics in superconducting resonant cavities		
dr in. Przemysaw Skalski	dr in. Witold Marada	Oszczdzanie energii w budynkach poprzez kompensacj deficytów oświetlenia naturalnego / Energy Saving by Compensation of Daylight Deficiencies in buildings		
dr in. Micha Szermer		Wpyw siatki dyskretyzacji na dokadno oblicze modeli opracowanych z wykorzystaniem Metody Elementów Skoczonych (MES) / Mesh Influence to Models Calculation Accuracy with Usage of Finite Element Method (FEM)		
dr in. Micha Szermer		Ukady cyfrowe w jzykach opisu sprztu wysokiego poziomu / Digital Circuits in Hardware Description Language (HDL)		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Micha Szermer		Modele elementów mikromechanicznych stosowanych w mikrosystemach krzemowych / Micromechanical Elements Modeling to Use in Silicon Microsystems.		
dr in. Micha Szermer		Analogowy układ scalony przeznaczony do symulacji zachowania si procesorów wielordzeniowych / Analog Integrated Circuit to Simulate the Behavior of Multicore Processors		
dr in. Micha Szermer		Cyfrowy układ scalony przeznaczony do sterowania układami symulującymi procesory wielordzeniowe / Digital Integrated Circuit to Control Analog Circuits, which Simulate the Behavior of Multicore Processors.		
dr in. Micha Szermer		Scalony czujnik temperatury w technologii CMOS / CMOS Temperature Sensor		
dr in. Micha Szermer		Scalony przetwornik analogowo-cyfrowy do zastosowań w układach ASIC / Analog-to-Digital Converter Design to Use in ASICs		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Micha Szermer		Modelowanie systemów mikro-elektro-mechanicznych z zastosowaniem Metody Elementów Skoczonych (MES) / MEMS Modeling with Usage of Finite Element Method (FEM)		
dr in. Bartomiej wierz		Wieloplatformowy program do planowania nurkowa dekompresyjnych / Multiplatform Application for Cubadiving Decompression	giewka Maciej	Syst.Inf.
dr in. Bartomiej wierz		Aplikacja do mapowania myli zgodna z FreeMind, na platform mobiln Android / Mind Mapping Application on the Android platform Compatible with FreeMind	Strojecki Mateusz	TI
dr in. Bartomiej wierz		Aplikacja do wysyiania wiadomoci tekstowych za pomoc protokou Bluetooth z wykorzystaniem architektury sieci Piconnect / Bluetooth Based Text Messages Application for Piconnect Architecture Networks	Brudnicki Tomasz	TI

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Bartomiej wierz		Projekt systemu automatycznej detekcji wama do sieci bezprzewodowych w systemie GNU/Linux / Development of Automatic Intrusion Detection System Dedicated to Wireless Networks Based on GNU/Linux		
dr in. Bartomiej wierz		System plików dla systemu Linux oparty na relacyjnej bazie danych / Linux Filesystem Based on Relational Database Management System	Nowak Emilian	TI
dr in. Bartomiej wierz		Telefon komórkowy z systemem Symbian OS jako urządzenie wspomagające prezentacji multimedialn / Application of Symbian OS Smartphones Dedicated to Multimedia Presentations	opata Damian	EiT
dr in. Bartomiej wierz	mgr in. Kamil Grabowski	Aplikacja automatyzująca detekcj uchybie produkcyjnych na tamie rozlewania napojów / Defect Detection Application in a Drink Processing Plant	Sadziski Jarosaw	TI

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Wojciech Tylman		Aplikacja do generacji tabulatur gitarowych wykorzystujca sztucznie neuronow / Neural Network Based Application for Retrieval of Guitar Tabulatures	Ostalski Piotr	SMIUP
dr in. Wojciech Tylman		Jzyk programowania PLT Scheme w systemie sterowania reaktorem plazmochemicznym / Using the PLT Scheme Programming Language to Control a Plasma Deposition System	Capa Jakub Piotr	SMIUP
dr in. Wojciech Tylman	dr in. Witold Szaniawski	Aplikacja wspomagajca testowanie protokoów komunikacyjnych stosowanych w systemach SCADA / Protocol Testing Application for SCADA Systems		
dr in. Wojciech Tylman		Praktyczna implementacja cyfrowego syntezyatora subtraktywnego / Practical Digital Subtractive Synthesizer Implementation	dypl.	IFE TCs
dr in. Wojciech Tylman		Sprztowy sterownik aplikacji muzycznej / Hardware Controller of Music Application	Doba Micha	SMIUP

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Wojciech Tylman		System wideokonferencyjny z moliwoci ledzenia obiektów ruchomych / Videoconference System with Capability to Track Moving Objects	Domagaa Piotr	SMiUP
dr in. Wojciech Tylman	mgr in. Zbigniew Kulesza	Wielofunkcyjny kontroler ethernetowy nadzoru poprawnoci pracy urzdz sieciowych / Multi-parameter Ethernet Controller for Supervising of Network Devices	Baraski Adam	SMiUP
dr in. Wojciech Tylman		Stacja pogodowa z interfejsem Bluetooth / Weather Station with Bluetooth	Maliski Dominik	SMiUP
dr in. Wojciech Tylman		Optymalizacja algorytmów przetwarzania danych multimedialnych pod ktem zasobów sprztowych komputera / Optimization of Multimedia Data Processing Algorithms Aiming as Reduction of Computer Hardware Resources Utilization	Lichwierowicz Adam	SMiUP
dr in. Wojciech Tylman		Zastosowanie technik 3D w obrazowaniu termograficznym / Application of 3D visualisation in thermal imaging		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Wojciech Tylman		Pami asocjacyjna jako narzdzie wspomagajce analiz obrazów termograficznych / Associative memory as a tool for analysis of thermographic images		
dr in. Wojciech Tylman		Zastosowanie sieci neuronowej do sterowania ramienia manipulatora / Application of neural network for manipulator control		
dr in. Wojciech Tylman		System sterowania pojazdem bezzaogowym w oparciu o sieci probabilistyczne - symulator programowy / Control system for unmanned vaehicle utilising probablistic networks – program simulator		
dr in. Wojciech Tylman		Platforma testowa dla pojazdów bezzaogowych z wykorzystaniem technologii OpenGL lub Direct3D / Test platform for unmanned vehicles utilising OpenGL or Direct3D technologies		
dr in. Wojciech Tylman		System ledzenia obiektów z wykorzystaniem filtru Kalmana / Object tracking system utilising Kalman filter		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Wojciech Tylman		Serwer czasu dla lokalnych sieci komputerowych / Time server for local computer networks		
dr in. Wojciech Tylman		Komunikator Internetowy / Instant Messenger	Kulig Tomasz	EiT
dr in. Wojciech Tylman		Interfejs sprztowy do aplikacji multimedialnej / Hardware interface for a multimedia application	Sieradzki Sebastian	EiT
dr in. Wojciech Tylman		Przeglądarka plików graficznych / Graphical files viewer		
dr in. Wojciech Tylman	Sawomir Mika	Rozpoznawanie obrazów z wykorzystaniem wybranych metod klasteryzacji / Image recognition using clusterisation methods		
dr in. Wojciech Tylman	Sawomir Mika	Aplikacja graficzna prezentująca struktur sieci komputerowej na podstawie danych z programu tcpdump / Graphical tool for visualisation of network topology based on tcpdump data		
dr in. Wojciech Tylman	Sawomir Mika	Biblioteka algorytmów oceny jakości klasyfikacji / Algorithm library for evaluation of classification performance		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Wojciech Tylman	Sawomir Mika	Budowanie profilu uytkownika na podst. analizy ruchu sieciowego z wykorzyst. metod statyst. / Construction of user profile on the basis of statistical analysis of network traffic		
dr in. Wojciech Tylman	Sawomir Mika	System rozpoznajcy nuty oparty o sie neuronow / Note recognition system based on neural networks		
dr in. Wojciech Tylman	Sawomir Mika	Definiowanie sygnatur robaków polimorficznych na podstawie danych uytecznych pakietów / Construction of signatures for polymorphic worms detection on the basis of packet payload		
dr in. Wojciech Tylman		Symulator jazdy samochodem z wykorzystaniem technik 3D / Car driving simulator utilising 3D imaging		
dr in. Wojciech Tylman		Aplikacja do rozpoznawania tablic rejestracyjnych samochodów / Application for recognising car registration plates		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Wojciech Tylman		Szkielet systemu detekcji wycieków z wykorzystaniem Windows Workflow Foundation / Szkielet systemu detekcji wycieków z wykorzystaniem Windows Workflow Foundation		
dr in. Wojciech Tylman		Symulator ruchu ulicznego / Street traffic simulator	Grabarz Przemysaw Roch	TI
dr in. Wojciech Tylman		Wizualizacja procesu przemysłowego z wykorzystaniem Windows Presentation Foundation / Industrial process visualisation using Windows Presentation Foundation		
dr in. Wojciech Tylman		Narzędzie do porównywania wersji plików / File version compare tool		
dr in. Wojciech Tylman		Aplikacja sklepu internetowego z wykorzystaniem języka zorientowanego obiektowo / E-commerce application using object oriented language	Niklewicz Anna	TI
dr in. Wojciech Tylman	Sawomir Mika	Graficzne narzędzie do budowania drzew decyzyjnych / Graphical tool for building decision trees		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Wojciech Tylman		Aplikacja do zarządzania księgozbiorem z wykorzystaniem technologii ASP.NET / Library management application based on ASP.NET	Wojtyła K.	
dr in. Wojciech Tylman		Aplikacja do automatycznego generowania menu restauracyjnego / Application for automatic generation of restaurant menu	Jakóbczak Sylwia	TI
dr in. Wojciech Tylman		Serwer plików z wykorzystaniem systemu operacyjnego czasu rzeczywistego oraz kart pamięci Flash / File server based on real time operating system and Flash memory cards		
dr in. Wojciech Tylman		Graficzny analizator ruchu sieciowego / Graphical network traffic analyser		
dr in. Wojciech Tylman		Aplikacja do tworzenia wykresów przebiegów czasowych / Application for plotting time series		
dr in. Wojciech Tylman		Implementacja filtra Kalmana dla potrzeb modelowania instalacji ciśnieniowych / Kalman filter implementation for modelling of pressure installations		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Wojciech Tylman		Biblioteka filtrów cyfrowych / Digital filters library		
dr in. Wojciech Tylman		Narzdzie do automatycznego generowania kodu na podstawie diagramu UML / Tool for automatic code generation based on UML diagram		
dr in. Wojciech Tylman		Narzdzie do automatycznej generacji diagramu UML na podstawie kodu w jzyku zorientowanym obiektowo / Tool for automatic UML diagram generation based on object oriented program code		
dr in. Wojciech Tylman		Symulator obwodów elektrycznych z graficznym interfejsem uytkownika / Electrical circuit simulator with graphical user interface		
dr in. Wojciech Tylman		Narzdzie wizualizacyjne dla programu Snort / Visualisation tool for Snort		
dr in. Wojciech Tylman		Edytor regu dla programu Snort / Rule editor for Snort		
dr in. Wojciech Tylman		Narzdzie konfiguracyjne dla programu Snort / Configuration tool for Snort		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Wojciech Tylman		Biblioteka algorytmów SVM / SVM algorithms library		
dr in. Wojciech Tylman		Witryna internetowa w technologii ASP.NET / Web application based on ASP.NET		
dr in. Wojciech Tylman		Narzdzie do wizualizacji ruchu pociągów / Tool for railway traffic visualisation		
dr in. Wojciech Tylman		Model dziaania pompy i zaworu w instalacji ciśnieniowej / Model of pump and valve for pressure installation		
dr in. Wojciech Tylman		Preprocesor graficzny do programu TULSOFT / Graphical preprocessor for TULSOFT simulator		
dr in. Wojciech Tylman		Stół mikserski z interfejsem USB	Jan Faek	SMiUP
dr in. Wojciech Tylman	dr in. Piotr Pietrzak	Generator przebiegu sinusoidalnego do sterowania prac wzbudnika drga	Hubert Czapiski	UEP
dr in. Sawomir Wróblewski		Baza danych dla systemu pomiaru drga / A Database for Vibration Measurement System	Zalewski Piotr	Inf.
dr in. Sawomir Wróblewski		Generator i edytor rodowisk dla gier RPG / Environment Generator and Editor for RPG Games	Wodarczyk Mateusz	inf.

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Sawomir Wróblewski		Zastosowanie protokoów przemysłowych do przesyłania wielkich ilości danych / Applying Industrial Protocols for Sending Large Amount of Data		
dr in. Sawomir Wróblewski		Oprac. i bud. protokou komunik. dla kart pomiar. oraz przetw. elektron. z uyciem jz. XML/Creation of the Communication Protocol for Data Acquisition Cards and Transducers with XML Programming Language		
dr in. Sawomir Wróblewski		Oprac. i bud. wykresów i przebiegów na potrzeby wibracyjnego syst. diagnostycznego z wykorzyst. jz. Java/Creation of Plots for the Vibration Diagnostic System with Java Programming Language		
dr in. Sawomir Wróblewski		Opracowanie i implementacja metody uwierzytelniania i zabezpieczania danych w protokoach przesyłu danych / Development and Implementation of Authentication Methods and Security of Data in the Data Transmission Protocols		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Sawomir Wróblewski		Budowa wykresów obciążeniowych turbogeneratora / Creation of turbogenerator load plots		
dr in. Sawomir Wróblewski		Autodiagnostyka torów pomiarowych czujników drga / Autodiagnosics of Accelerometer Measurement Channels		
dr in. Sawomir Wróblewski		Dynamiczna biblioteka w technologii OpenGL dla modelu maszyny wirującej / A Software OpenGL Library for Rotating Machine's Model		
dr in. Sawomir Wróblewski		Dynamicznie generowane strony WWW dla statystyk systemu diagnostyki stanu technicznego maszyn wirujących / Dynamically Generated Web Pages for Statistics of Vibration Measurement System		
dr in. Sawomir Wróblewski		Optymalizacja algorytmów cyfrowego przetwarzania danych w diagnostyce wibracyjnej / Optimising DSP algorithms for vibration diagnostics		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Wojciech Zabierowski		Nowoczesne metody kryptograficzne-rozwoj od algorytmów asymetrycznych do rozwiza kwantowych / Modern Methods of Cryptography-the way from Asymmetric Algorithms into Quantum Solutions	Winiarczyk Patryk	IFE TCs
dr in. Wojciech Zabierowski		Menader grafikow dla maych i duych firm jako przykad zastosowania framework'a grails i jzyka groovy / Schedules Manager for Small and Large Companies as an Example of Framework Grails and Groovy Language Use	Szymajda Dominik	TI
dr in. Wojciech Zabierowski		Opracowanie aplikacji typu personal firewall / Design of "personal firewall" type application		
dr in. Wojciech Zabierowski		Analiza próbek dwiku i wykorzystanie technologii webowych do nauczania jzyka angielskiego na odlego/ Sound sample analysis and use of web technologies in remote English	Ostrowski ukasz	TI

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Wojciech Zabierowski		Nowoczesne technologie mobilne jako wsparcie w rozwoju gier edukacyjno-rozwojowych dla dzieci / New mobile technologies supporting the evolution of improving manual and educational skills games for children	Ksiczek Grzegorz	TI
dr in. Wojciech Zabierowski		Metody kompresji danych dwikowych. Porównanie standardów / Methods of sound data compression - comparison of different standards		
dr in. Wojciech Zabierowski		Aplikacja generująca sekwencje improwizacji jazz/blues dla zadanych akordów / Application for generation of jazz/blues improvisation sequences for given chords		
dr in. Wojciech Zabierowski		Opracowanie aplikacji dla stwierdzenia autentyczności tekstów opracowa (dla 2 dyplomantów) / Design of software applications for the authenticity check of textual material (for 2 diploma students)		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Wojciech Zabierowski		Aplikacja rozpoznajca wzorce rytmiczne w muzycznych danych dźwiękowych / Application for recognition of rhythmical patterns in musical sound data		
dr in. Wojciech Zabierowski		Aplikacja tworcza zapis tabulaturowy dla gitary na podstawie muzycznych danych dźwiękowych/ Application for creation of guitar tablature out of musical sound data		
dr in. Wojciech Zabierowski		Opracowanie zdalnego instalatora /konfiguratora aplikacji pocztowych / Design of the remote installer/configurator of mail applications		
dr in. Wojciech Zabierowski		Zastosowanie mobilnych technologii webowych na przyk. aplikacji wspomagającej prac restauracji /Application Aiding Restaurant Management as an Example of Implementing Mobile Web-Based Technologies	Wronko Micha	TI

Opiekun	Współopiekun	Tytuł	Dyplomant	Specjalno
dr in. Wojciech Zabierowski		Zastos. technol. webowych na przyk. aplikacji wspom. zarz. wieloosobowych proj. programistycznych / Web Technologies in the Development of the Application Supporting Multi-Programmer Project Management	Perkowski Konrad	TI
dr in. Wojciech Zabierowski		Wykorz. technik. wébdewoperskich do bud. serwisu akademickiego / Using Web-Developer Technologies for Building an Academic Service	Szybalski Micha	TI
dr in. Wojciech Zabierowski		Metody kompresji danych dwikowych. Porównanie standardów / Methods of Sound Data Compression – Comparison of Different Standards	Nowak Norbert	Teleinf.
dr in. Wojciech Zabierowski		Ocena porównawcza zast. symulacji i emulacji w testowaniu implementacji serwisów w telefonii nowej generacji / Comparative Evaluation of Simul. vs. Emulation Envir. for Test. Service Deployments in Next Gen. Tel. Netw.	Gaczyski Adam	IFE TCs

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Wojciech Zabierowski		Implementacja SiteMap generatora. Nowoczesne techniki pozycjonowania witryn internetowych / Implementation of SiteMap Generator. Modern Techniques for Webpages Positioning		
dr in. Wojciech Zabierowski		Multiple Listing Systems (MLS) - przykład praktycznego wykorzystania technologii webowych / Multiple Listing Systems (MLS) - an Example of the Practical Use of Web Technology	Pajk Przemysaw	TI
dr in. Wojciech Zabierowski		Zastos. technologii GPS na przyk. aplikacji udostpniajcej rozkad jazdy komunikacji miejskiej / Implementation of GPS Technology in the Example of Public Transport Schedule Service Platform	Ostrowski Dawid	TI
dr in. Wojciech Zabierowski		Techniki monitoringu na przykadzie projektu do monitorowania wielorodzinnego budynku mieszkalnego / Monitoring techniques presented on exempli of project for multi-family houshdding monitoring	Mariusz Krawiec	

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Wojciech Zabierowski		Aplikacja wspomagajca obsug komputera przez osoby niepełnosprawne / The application which support operating computer by disabled people		
dr in. Wojciech Zabierowski		Multiple Listing Systems (MLS), przykad praktycznego wykorzystania technologii webowych / Multiple Listing Systems (MLS) – an Example of the Practical Use of Web Technology	Pajk Przemysaw	TI
dr in. Wojciech Zabierowski		Wykorzystanie technologii webowych na przykadzie portalu wspomagajcego komunikacj wykadowca - student / Portal Supporting Lecturer – Student Communication as an Example of Web Technologies Usage	Czechowski Pawe	TI
dr in. Wojciech Zabierowski		Aplikacja do zarzdzania kontaktami w sekretariacie malej firmy / Application for managing contacts for a small size company office		
dr in. Wojciech Zabierowski		Aplikacja - generator stron WWW / Application - Webpage generator		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Wojciech Zabierowski		Aplikacja - generator szablonów aukcji dla portalu Allegro / Application - template generator for Allegro auction portal		
dr in. Wojciech Zabierowski		Aplikacja generujca grafiki dla potrzeb prostych witryn WWW / Graphical skin generator for simply webpages		
dr in. Wojciech Zabierowski		Aplikacja do zarządzania tematami prac dyplomowych / Application for master theses managing		
dr in. Wojciech Zabierowski		Aplikacja do zarządzania kontraktami i abonamentami w maej firmie / Application for contracts and subscriptions managing in small company		
dr in. Wojciech Zabierowski		Architektura moduowa w aplikacjach webowych OSGi w portalu społecznociowym dla wspinaczy / Modular Architecture in Web Applications – OSGi in Society Portal for Climbers	Ksiczek Grzegorz	TI

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Wojciech Zabierowski		Zastosowanie technologii GPS na przykładzie aplikacji udostpniającej rozkad jazdy komunikacji miejskiej / Implementation of GPS Technology in the Example of Public Transport Schedule Service Platform	Ostrowski Dawid	TI
dr in. Wojciech Zabierowski		Wykorzystanie technologii webowych open source. System zarządzania procesami sprzedaży i produkcji w maej firmie The use of Web Open Source Technology / The Manufacturing and Sales Process Management System for a Small Business	Kazek Micha	TI
dr in. Wojciech Zabierowski		Wykorzystanie technologii webowych na przykładzie aplikacji wspomagającej zarządzanie szko / Web Technology Usage on the Example of Application for School Administration Improvement	Haca Bartomiej	TI
dr in. Wojciech Zabierowski		Framework Twisted na przykładzie serwera gier / Twisted Framework on Game Server Example	Wysocki Rafa	TI

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Mariusz Zubert		Architektura i implementacja systemu wspomagajcego wizualizacje grafiki trójwymiarowej w czasie rzeczywistym z wykorzystaniem biblioteki OpenGL / Architecture and Implementation of a Real-Time 3-D Graphic Engine Using OpenGL Library	Tarnas Radosaw	TI
dr in. Mariusz Zubert		Projektowanie instalacji niskoprądowych z uwzględnieniem rodzaju transmisji, przeznaczenia i obowiązujących przepisów / Design of Low Current Networks with Special Emphasis on Transmission Type, Target Application and Current Legal Regulation	Soczyska Agnieszka	Inf.
dr in. Mariusz Zubert		Wizualizacja 3-D obiektów biomedycznych / The 3-D Visualization of Biomedical Objects		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Mariusz Zubert		Architektura i implementacja systemu wspomagajcego wizualizacji grafiki trójwymiarowej w czasie rzeczywistym z wykorzystaniem biblioteki OpenGL / Architecture and Implementation of a Real-Time 3-D Graphic Engine Using OpenGL Library	Tarnas Radosaw	TI
dr in. Mariusz Zubert		Interaktywny serwis internetowy dedykowany do wizualizacji danych biomedycznych / The Interactive Internet Service Dedicated to Biomedical Data Visualization	Skalski Arkadiusz	TI
dr in. Mariusz Zubert		Zastosowanie procesora graficznego do wspóbieanych oblicze numerycznych / The Application of Graphic Processor to Concurrent Numeric Computations		
dr in. Mariusz Zubert		Analiza moliwoci zastosowania procesorów graficznych w obliczeniach numerycznych / The Analysis of Modern Graphic Processors to Numerical Computations		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Mariusz Zubert		Fotorealistyczne techniki wizualizacja w rodowisku Mental Ray / Photorealistic Rendering Techniques with usage of Mental Ray nowadays current 3-D software packages		
dr in. Mariusz Zubert		Inteligentny dom - systemy sterowania oraz ich integracja / Integration and intelligent control of systems of devices in a smart home		
dr in. Mariusz Zubert	mgr in. Kamil Grabowski	Opracowanie systemu ledzcego ruchu oka dziaajca w czasie rzeczywistym / The realtime eye tracking system		
dr in. Mariusz Zubert	mgr in. Kamil Grabowski	System pozwalajcy na wyszukanie obszaru oczu w obrazie twarzy / The eye area localisation in the face image		
dr in. Mariusz Zubert		Interaktywna wizualizacja modeli mjkromaszyn przewodnikow ych / The interactive visualisation of micromachine models		
dr in. Mariusz Zubert		Projekt mikrorobota przeznaczonego do diagnostyki medycznej / The medical diagnostic microrobot		

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Mariusz Zubert		Zastosowanie WebGL do tworzenia interaktywnych, multimedialnych stron web / The WebGL Application to Interactive Multimedia Web Site	Chomik Wiktor	TI
dr in. Mariusz Zubert		Silnik graficzny oparty na bibliotece OpenGL / Graphic Engine Based on OpenGL Library	Zarzycki Igor	IFE Cs
dr in. Mariusz Zubert		Zastosowanie programowania ewolucyjnego do rozwizywania klasy problemów NP-zupenych / The Application of Evolution Programming to Solve NP-Complete Class Problems	Szybka ukasz	TI
dr in. Mariusz Zubert		Silnik graficzny dla platformy Android / The graphic engine for Android platform	Czerski Micha	TI
dr in. Mariusz Zubert		Silnik graficzny wspierajcy modelowanie wybranych zjawisk fizycznych / Graphic engine with selected physical phenomena support	Marcinkiewicz Krzysztof	IO
dr in. Mariusz Zubert		Interaktywny projekt 3-D wirtualnego swiata / The interactive 3-D word	Perczak Artur	TI

Opiekun	Wspóopiekun	Tytu	Dyplomant	Specjalno
dr in. Mariusz Zubert		Zastos. dyskretnej transformacji spektralnej do modelowania wielowymiarowego nieliniowego elem. mikromaszynowych z dynamicznie zmieniającymi siatkami / The application of Discrete Spectral Transform to multidomain nonlinear		
dr in. Mariusz Zubert		Interaktywny demonstrator działania mikromaszyn - czujnik zmian ciśnienia - membrana przewodnikowa / The interactive micromachine demonstrator - pressure sensor and micromembrane		
dr in. Mariusz Zubert		Interaktywny demonstrator działania mikroroboty wykonanej w technologii mikromaszynowej - wysigniki / The interactive micromachine demonstrator - microrobot manipulators		
dr in. Mariusz Zubert		Interaktywny demonstrator działania mikroroboty wykonanej w technologii mikromaszynowej - logika sterująca / The interactive micromachine demonstrator - microrobot control logic		

Opiekun	Współopiekun	Tytu	Dyplomant	Specjalno
dr in. Mariusz Zubert		Interaktywny demonstrator działania mikroroboty wykonanego w technologii mikromaszynowej - zespół napędowy / The interactive micromachine demonstrator - microrobot power unit		
dr in. Mariusz Zubert		Interaktywna trójwymiarowa wizualizacja obiektów biomedycznych z wykorzystaniem technologii internetowych / The interactive 3-D demonstrator of biomedical objects		
dr in. Mariusz Zubert	dr in. Magorzata Napieralska	Interaktywna platforma identyfikacji biometrycznych / The interactive biometrical identification platform		
dr in. Mariusz Zubert	dr in. Magorzata Napieralska	Interaktywna biblioteka obrazów biomedycznych / The interactive biomedical image library		